

Pôle CNFM de Lyon

Introduction

à la conception de CI analogique CMOS

- Découverte de la technologie CMOS 0.8 μ m d'AMS à travers la simulation de divers composants, et la comparaison des caractéristiques avec des échantillons
- Conception d'un amplificateur opérationnel à compensation Miller. Simulation Corners et Monte-Carlo

Outils : Cadence, Kit AMS

Formation : INSA-Lyon, Département de Génie Electrique, option « SEI »

Enseignant : B. Allard, allard@cegely.insa-lyon.fr