

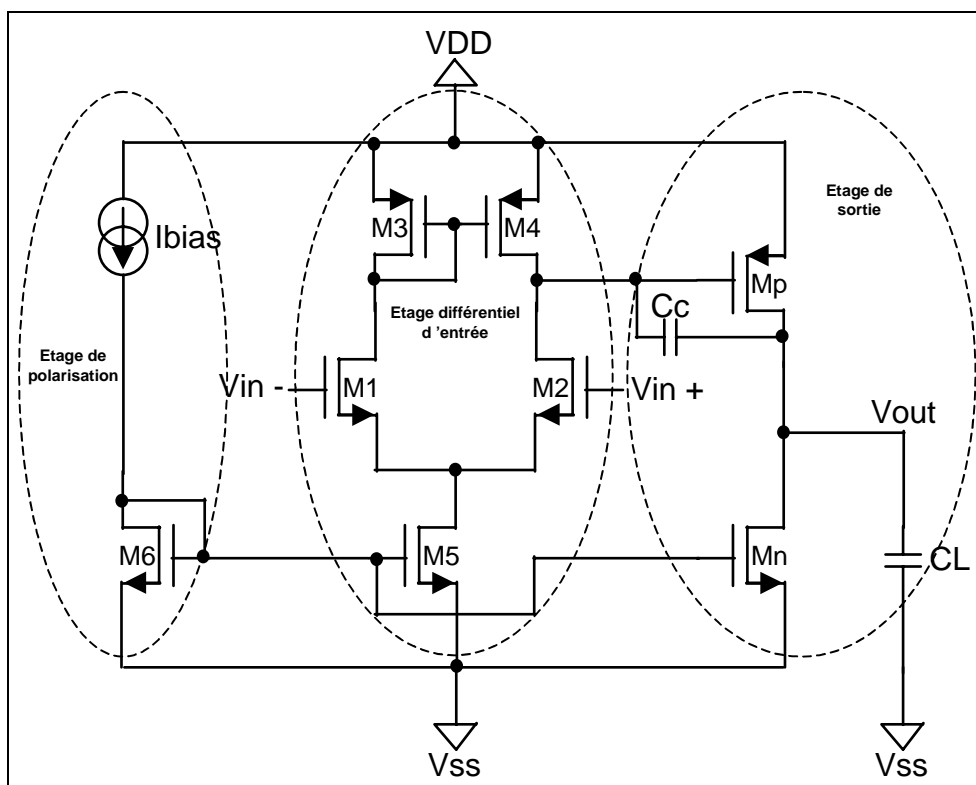
Conception de circuits intégrés analogiques (30 heures par étudiant)

Objectif du TP : ETUDE D'UN AMPLIFICATEUR OPERATIONNEL :

Dynamique d'entrée en mode commun de $\pm 1.3V$, dynamique de sortie de $\pm 1.3V$, gain statique $> 80dB$, $GBW > 5MHz$, slew rate $> 2V/\mu s$.

- Expliquer le principe de fonctionnement.
- Donner le modèle petit signaux.
- Calculer le gain et la bande passante.
- Dimensionner les transistors.
- Mesurer par simulation le gain et la bande passante.
- Faire le Lay-Out.
- Mesurer par simulation post Lay-Out le gain et la bande passante

Equipements/logiciels utilisés : CADENCE



Formation utilisatrice : Ingénieur option électronique et microélectronique

Enseignant : N.ABOUCHI Contact : abouchi@cpe.fr