

## TRAVAUX PRATIQUES :

### Validation et Test de circuits Intégrés numériques

**Enseignants responsables :** Lorena Anghel, Gérard Bouvier.

**Objectifs du TP :**

Apprendre aux étudiants les outils et les méthodes de test utilisées pour valider le fonctionnement d'un circuit intégré numérique.

Durée 8 heures ( 2x4h ).

**Techniques / Logiciels utilisés :**

- Présentation rapide du circuit à tester (processeur de convolution conçu en 2<sup>ème</sup> Année).
- Présentation du testeur et des méthodes de simulation en vecteurs de test et entrée des données de test (paramétriques et logiques) en utilisant le logiciel Ims\_link.
- Manipulation sur testeur IMS :  
En utilisant un lot de circuits, les étudiants devront identifier les circuits opérationnels, puis mesurer les spécifications des circuits fonctionnellement bons. Et ensuite analyser les défauts probables des circuits mauvais.



**Formations utilisatrices :**

ENSERG 3<sup>ème</sup> Année option Système sur puce et option Circuit.