

Assemblage du CAN 4 bits

Objectifs

-Mise en œuvre des outils de l'environnement *Cadence* pour la conception mixte

Equipements, matériels, logiciels

-Stations de travail HP

-Outils logiciels : environnement *Cadence* version 4.43 avec manuel d'utilisation

-Design kit AMS 3.30 en technologie CMOS 0.6 μ m

DESCRIPTION

Après avoir réaliser le générateur de rampe avec reset intégré et la logique de contrôle de réaliser le CAN 4 bits complet.

Le cœur du système est simulé en mixte (simulateur spectreSVerilog) puis le layout complet est réalisé et vérifié.

Pour les étudiants le plus avancés, le chips complet avec pading est réalisé.

Formation(s), heures Tp

-Maîtrise 8 heures

Enseignants

-L. HEBRARD hebrard@lepsi.in2p3.fr

-A. BOZIER bozier@lepsi.in2p3.fr