

# Conception numérique d'une logique de contrôle du CAN 4 bits

## Objectifs

- Mise en œuvre de la conception *top-down*
- Mise en œuvre d'outils dédiés à la conception numérique

## Equipements, matériels, logiciels

- Stations de travail HP
- Outils logiciels : environnement *Cadence* version 4.43 avec manuel d'utilisation, *Anacad 5.4*, *Ambit*, *Cell Ensemble*
- Design kit AMS 3.30 en technologie CMOS 0.6 $\mu$ m

## DESCRIPTION

Le Tp consiste à réaliser une logique de contrôle du can 4 bits; le sujet précise le flot de conception *top-down* :

- Description haut niveau à l'aide du langage VHDL
- Synthèse numérique
- Importation sous *Cadence* et description bas niveau
- Routage automatique

## Formation(s), heures Tp

- Maîtrise 20 heures

## Enseignants

- L. HEBRARD [hebrard@lepsi.in2p3.fr](mailto:hebrard@lepsi.in2p3.fr)
- F. ANSTOTZ [anstotz@lepsi.in2p3.fr](mailto:anstotz@lepsi.in2p3.fr)
- A. BOZIER [bozier@lepsi.in2p3.fr](mailto:bozier@lepsi.in2p3.fr)