

# Conception numérique d'une compensation d'offset

## Objectifs

- Mise en œuvre de la conception *top-down* pour la logique de contrôle
- Mise en œuvre de la conception mixte
- Mise en œuvre d'outils dédiés à la conception mixte et numérique

## Equipements, matériels, logiciels

- Stations de travail HP
- Outils logiciels : environnement *Cadence* version 4.43 avec manuel d'utilisation, *Anacad 5.4*, *Ambit*, *Cell Ensemble*
- Design kit AMS 3.30 en technologie CMOS 0.6 $\mu$ m

## DESCRIPTION

Dans un 1<sup>er</sup> temps, le Tp consiste à réaliser la logique de contrôle (algorithme par dichotomie) suivant la conception *top-down* (description haut niveau à l'aide du langage VHDL, synthèse numérique, importation sous *Cadence* description bas niveau et routage automatique).

Dans un 2<sup>ème</sup> temps, il s'agit de vérifier que le système mixte de la compensation d'offset réalise la fonction souhaitée.

## Formation(s), heures Tp

- DESS SEI 20 heures

## Enseignants

- L. HEBRARD [hebrard@lepsi.in2p3.fr](mailto:hebrard@lepsi.in2p3.fr)
- A. BOZIER [bozier@lepsi.in2p3.fr](mailto:bozier@lepsi.in2p3.fr)