

# Langage de description haut niveau VHDL-AMS

## Objectifs

- Initiation au langage de description VHDL-AMS
- Approfondissement par l'étude d'un projet

## Equipements, matériels, logiciels

- Stations de travail HP
- Outils logiciels de l'environnement *Anacad 5.4*

## DESCRIPTION

Dans un premier temps, les étudiants apprennent le langage VHDL-AMS puis ils approfondissent le sujet sous la forme d'un projet.

Ce projet consiste à modéliser à haut niveau une chaîne de mesure de champ magnétique.

## Formation(s), heures Tp

- DESS SEI 20 heures

## Enseignants

- Y. HERVE

Yannick.Herve@ensps.u-strasbg.fr