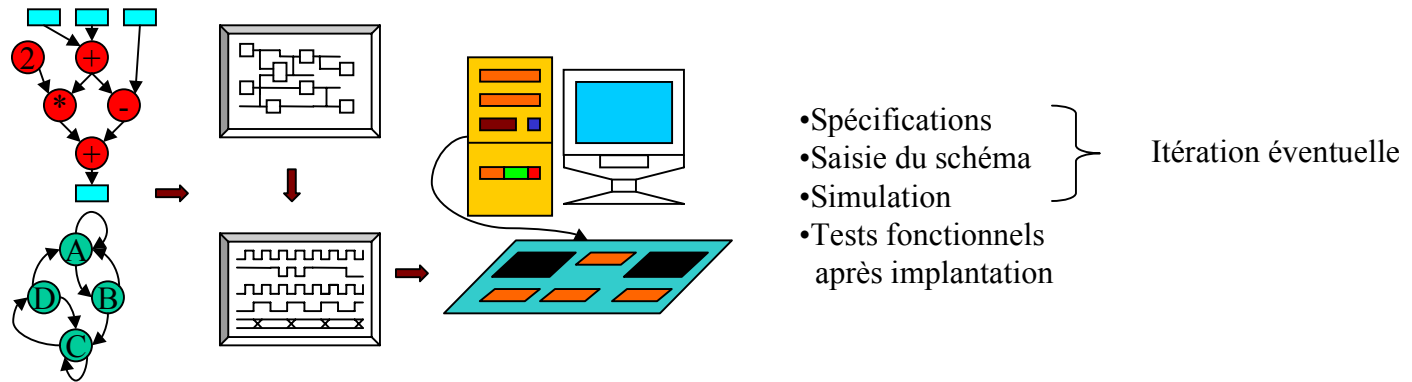


Introduction à la conception de systèmes numériques

L'objectif de ce T.P. est de mettre en œuvre une méthodologie de conception de systèmes numériques et d'implanter le système conçu dans un circuit logique programmable. L'accent est mis sur le flot de conception:



Le système à concevoir ici est un compteur commandé à « accélération » automatique. Lorsque l'utilisateur appuie sur la touche durant moins d'une seconde l'incrément est unitaire alors que si l'appui dure plus d'une seconde le comptage se fait de manière automatique à la fréquence de 10Hz.

Le logiciel utilisé est l'environnement de développement intégré MaxPlusII d'Altera.

Le matériel utilisé est la maquette UP1 d'Altera (le CPLD, l'horloge, les boutons poussoirs et les afficheurs 7 segments)

Les formations utilisatrices:

- Licence IUP GEII option Conception des Systèmes Électroniques
- Maîtrise de Physique et Applications
- CNAMCUCES?
- CESI?

Enseignants:

Yves Berviller
Christian Mannino
Camel Tanougast
Sylvain Poussier

