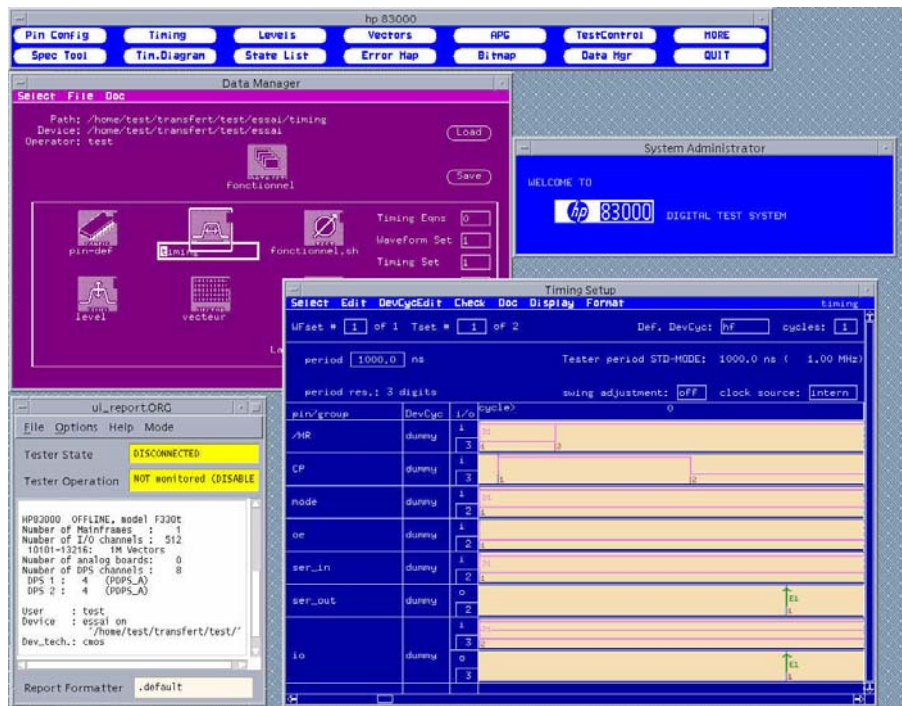


Test de circuits intégrés numériques

Objectifs :

- Test d'un circuit logique 74ACT299 sur le testeur HP83000 situé au LIRMM à Montpellier par liaison RENATER.
- Notion de test fonctionnel (table de vecteur, ...).
- Vérification des performances du circuit au regard de la data sheet constructeur.
- Localisation d'éventuels défauts.



Écran de visualisation du simulateur de test

Matériels :

- 1 HP Visualize B180L
- 12 Terminaux X Sun Ray sur serveur UltraSparc2

Formations :

- DESS MICROELECTRONIQUE Bordeaux – 24 heures
- IUP GEII 3^{ième} année Bordeaux – 24 heures
- ENSEIRB 3^{ième} année option Microélectronique – 12 heures

Formateurs :

- Jean-Baptiste BEGUERET, MCF IUT GEII Bordeaux 1
- Céline ZIMMERMANN, ATER ENSEIRB

Contact : begueret@ixl.u-bordeaux.fr