

Conception de Circuits Intégrés Radiofréquences

Objectifs :

- Conception d'un synthétiseur de fréquence à 433 MHz
- Mise en œuvre de l'environnement de conception Cadence
- Simulation mixte numérique-analogique
- Dessin des masques
- Vérification
- Simulation Post-Layout

Matériels :

- Stations de travail SUN
- Environnement CADENCE : COMPOSER, VIRTUOSO, DIVA, SPECTRE, VERILOG

Formations :

- DESS MICROELECTRONIQUE Bordeaux – 35 heures

Formateurs :

- Jean TOMAS, MCF UFR de Physique Bordeaux 1
- Ludovic ALVADO, ATER UFR de Physique Bordeaux 1

Contact : tomas@ixl.u-bordeaux.fr