



Production scientifique du réseau CNFM 2010-2015

1.1. Publications Internationales et Nationales

Internationales

- [1] O. Bonnaud, L. Fesquet, The new strategy based on Innovative Projects in Microelectronics and Nanotechnologies, *Invited paper, ECS Microelectronics Technology and Devices*, ISBN: 978-1-4799-0516-4 pp.1, 7, 2-6 Sept. (2013)
- [2] O. Bonnaud, T. Mohammed-Brahim, A. Bsiesy, Pedagogical approach for higher education in microelectronics and nanotechnologies in France: specific actions on the thin film technologies, *Invited paper, ECS Transactions*, 64 (10), 187-192 (2014)
- [3] O. Bonnaud, L. Fesquet, A Prospective on Education of New Generations of devices in the FDSOI and FinFET Technologies: from the technological process to the Circuit Design Specifications, *Invited paper, IEEE Microelectronics Technology and Devices*, 2014, DOI: 10.1109/SBMicro.2014.6940081, 4 pages.
- [4] O. Bonnaud, The Multidisciplinary Approach: a Common Trend For ULSI And Thin Film Technology, *Invited paper, ECS Transaction*, 05/2015; 67(1):147-158. DOI:10.1149/06701.0147ecst

Nationales

- [5] J.P. Dorkel, « Nanocrystals inside » : fabrication de composants mémoires MOS à base de nanocristaux de silicium, *Puce à l'Oreille n° 32, février 2010, p. 4*
- [6] M. Verdellini, A. Poncet, Plateforme technologique, *Nanolyon, Puce à l'Oreille n° 32, février 2010, p. 5*
- [7] H. Happy, S. Retailleau, Pluridisciplinarité en nanoélectronique : illustration de l'interface électronique – biologie », *Puce à l'Oreille n° 32, février 2010, p. 2*
- [8] E. Dufour-Gergam, N. Yam, V. Mathet, G. Agnus, F. Fossard, Travaux pratiques innovants à Orsay : « Élaboration et observation de nano-objets », *Puce à l'Oreille n° 33, juin 2010, p. 3*
- [9] P. Gentil, Nano-INNOV, *Puce à l'Oreille n° 33, juin 2010, p. 2*
- [10] R. Diaz, J. Grisolia, G. Ben Assayag, Ch. Duprat, F. Guérin, Ch. Capello, Ch. Rouabhi, F. Gessinn, J-M. Dorkel, J-L. Noullet, *Nanocrystals Inside, Proc. of JPCNFM 2010, ISBN 2-9522395-3-3, Saint-Malo, 23-25 Nov. 2010, pp 157-162*
- [11] A. Dazzi, Microscopie à Force Atomique (AFM) en Master 2 Nanosciences, *Proc. of JPCNFM 2010, ISBN 2-9522395-3-3, Saint-Malo, 23-25 Nov. 2010, pp 163-167*
- [12] J. Bareille, R. Ceolato, L. Laplatine, S. Lachaize, J. Grisolia, J. Carrey, G. Viau, Ch. Duprat, F. Guérin, CH. Capello, Ch. Rouabhi, F. Gessinn, J-M. Dorkel, Formation pratique à la synthèse et l'intégration de nano-objets par diélectrophorèse pour des applications micro-nanoélectroniques, *Proc. of JPCNFM 2010, ISBN 2-9522395-3-3, Saint-Malo, 23-25 Nov. 2010, pp 169-173*
- [13] M. Bonvalot, J. Boussey, L. Louahadj, A. Bsiesy, Formation pratique de lithographie ultime par nano-impresion : de la conception à la mise en application au CIME-Nanotech, *Proc. of JPCNFM 2010, ISBN 2-9522395-3-3, Saint-Malo, 23-25 Nov. 2010, p. 175*

- [14] O. Bonnaud, L. Senhadji, H. Shu and Lei Wei, Master international double diplômé entre la France et la Chine sur la base du processus de Bologne, *J3eA 10 (2011) 1012H*.
- [15] O. Bonnaud, Bilan des 10^{èmes} JPCNFM à Saint-Malo, *Newsletter du SITELESC, mars 2011, p.3*
- [16] O. Bonnaud, A. Cazarre, Bilan des JNDRM'2011 à l'ENS Cachan, *Puce à l'Oreille n°35, octobre 2011*
- [17] O. Bonnaud, GIP-CNFM - Est-il réaliste de former des diplômés pour l'industrie de la microélectronique et des nanotechnologies sans le GIP-CNFM? *Newsletter du SITELESC n°4, février 2012, p.9*
- [18] O. Bonnaud, Le Conseil d'Orientation annuel du GIP-CNFM à Saint-Malo, *Newsletter du SITELESC n°7, 14 décembre 2012, p11*
- [19] O. Bonnaud, GIP-CNFM – projet FINMINA, *Newsletter du SITELESC n°5, juillet 2012, p12*
- [20] O. Bonnaud, GIP-CNFM : une rentrée dynamique pour la formation en microélectronique et nanotechnologies, *Newsletter du SITELESC n°6, septembre 2012, p10*
- [21] O. Bonnaud, Le Conseil d'Orientation annuel du GIP-CNFM à Saint-Malo, *Newsletter du SITELESC n°7, décembre 2012, p10*
- [22] O. Bonnaud, Une formation adaptée aux besoins de l'industrie de la micro et nanoélectronique, *Enova Mag. Janvier 2013, pp.33-34*
- [23] O. Bonnaud, CNFM - Des actions orientées vers l'attractivité de la microélectronique et des nanotechnologies, *Newsletter du SITELESC n°8, 18 mars 2013, p8, http://www.acsiel.com/iso_album/newsletter8_sitelesc_18mars2013.pdf*
- [24] O. Bonnaud, CNFM, De nouveaux statuts en cours de validation et des actions vers les doctorants pour le GIP-CNFM, *Newsletter du SITELESC n°9, 16 juillet 2013, p8, http://www.acsiel.fr/iso_album/pdf_newsletter9_sitelesc_16juillet2013.pdf*
- [25] O. Bonnaud, CNFM: Coordination Nationale pour la Formation en Microélectronique et Nanoélectronique, *Catalogue CEA-Fête de la Sciences, Grenoble, 10 octobre 2013*
- [26] F. Dubreuil, A. Baudrant, Ch. Rambaud, F. Marchi, Formation initiale des Enseignants de Physique-Chimie : L'ouverture aux Nanosciences & Nanotechnologies, *J3eA, vol 13, DOI.org/10.1051/j3ea/2014001(2014)*
- [27] R. Dufour, S.L Laurette, Th. Dargent, M. Harnois, N. Bourzgui, V. Thomy, Physique des fluides aux échelles microscopiques pour l'ingénierie des microsystèmes : fabrication et caractérisation, *J3eA, vol 13, DOI.org/10.1051/j3ea/2014002 (2014)*
- [28] H. Sellier, E. Planus, F. Dubois, L. Levy, I. Gautier-Luneau, Ph. Peyla, F. Marchi, Formation en Nanosciences et Nanotechnologies : Un pas vers une «vraie » interdisciplinarité, *J3eA, vol 13, DOI.org/10.1051/j3ea/2014003 (2014)*
- [29] Ph. Benabes, C. Lelandais-Perrault, E. Avignon, M. Roger, L. Bourgois, F. Vinci, F. Trelin, Enseignement de la microélectronique à Supélec : une nouvelle pédagogie mise en place en 2012, *J3eA, vol 13, DOI.org/10.1051/j3ea/2014004 (2014)*
- [30] F. Hutu, B. Allard, F. Jumel, M. Maranzana, K. Marquet, L. Morel, Luong-Viet Phung, T. Risset, D. Tournier, G. Salagnac et al., Formation par projet et opportunité d'accès à distance à des ressources pédagogiques, *J3eA, vol 13, DOI.org/10.1051/j3ea/2014005 (2014)*
- [31] L.F. Zanini et F. Dumas-Bouchiat, Autonomous magnetic devices for micro/nano particle handling, *J3eA, vol 13, DOI.org/10.1051/j3ea/2014006 (2014)*
- [32] A-C. Salaün, R. Rogel, E. Jacques et L. Pichon, Fabrication et caractérisation électrique d'un capteur de gaz à base de nanofils de silicium suspendus, *J3eA, vol 13, DOI.org/10.1051/j3ea/2014007 (2014)*
- [33] J. Grisolia, G. Ben Assayag, R. Diaz, Ch. Duprat, F. Guerin, C. Capello, C. Rouabhi, F. Gessinn et M. Respaud, Nanocrystals inside : fabrication de composants mémoires MOS à base de nanocristaux de silicium, *J3eA, vol 13, DOI.org/10.1051/j3ea/2014008 (2014)*
- [34] F. Schwartz, L. Hebrard, A. Bozier, B. Pradarelli, L. Latorre, P. Nouet et R. Lorival, Testabilité d'un circuit intégré mixte dédié à la mesure d'un champ magnétique, *J3eA, vol 13, DOI.org/10.1051/j3ea/2014009 (2014)*
- [35] E. Sicard, A. Boyer et S. Serpaud, Retour d'expérience d'une formation EURODOTS en compatibilité électromagnétique des circuits intégrés, *J3eA, vol 13, DOI.org/10.1051/j3ea/2014010 (2014)*

- [36] C. Ternon, A. Kaminski, D. Constantin, L. Claudon, F. Volpi, L. Vincent, Q. Raffhay et A. Bsiesy, Simulation, élaboration et caractérisation de cellules photovoltaïques, *J3EA, vol 13*, DOI.org/10.1051/j3ea/2014013 (2014)
- [37] H. Debéda, L. Fadel, I. Favre, J-L. Lachaud, J. Tomas, Vers l'électronique imprimée à l'IMS Bordeaux - plateforme technologique TAMIS (Technologies Alternatives aux Microsystèmes Silicium), *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015014 (2015)
- [38] N. Lidgi-Guigui, J. Solard, M. Chakroun, Ph. Djemia, F. Tetard, A. Fischer, Nanoparticules : de la synthèse au dépôt contrôlé, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015015 (2015)
- [39] M. Harnois, T. Mohammed-Brahim, E. Jacques, Initiation à la technologie d'impression jet d'encre : Réalisation de jauges de contraintes organiques sur papier, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015016 (2015)
- [40] Ph. Benabes, C. Lelandais-Perrault, F. Vinci, L. Bourgois, E. Avignon, F. Trélin, A. Kolar, P. Maris, Enseignement de la microélectronique à Supélec : Bilan de la pédagogie mise en place en 2012 et perspectives d'évolution, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015017 (2015)
- [41] H. Hallil, P. Bahoumina, O. Tamarin, C. Dejous, D. Rebiere, Conception et simulation d'un micro-capteur a ondes de love par éléments finis, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015018 (2015)
- [42] B. Allard, J. Verdier, Atelier sur la gestion d'énergie autour de micro-générateurs, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015019 (2015)
- [43] A. Manga, J. Greer, S. Guillier, V. Houchouas, G. Labaigt, A. Lanconner, Th. Lalevee, Q. Leveque, F. Nouvel, Conception d'un objet musical connecté : l'Enceinte intelligente, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015020 (2015)
- [44] L. Fesquet, K. Morin-Allory, R. Rolland-Girod, Un projet de microélectronique numérique original : Contrôle autonome d'un micro-drône par caméras externes, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015021 (2015)
- [45] M-A. García Pérez, Y. Leduc, F. Ferrero, Re-imaginons les travaux pratiques pour la formation ingénieurs en électronique, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015022 (2015)
- [46] F. Mieyeville, D. Navarro, L. Carrel, Fablab et DIY : de nouvelles voies pour l'enseignement de l'électronique?, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015023 (2015)
- [47] A. Rezgui, M. Madec, N. Dumas, S. Guiton, Ch. Lallement, L. Hebrard, J. Haiech, F. Rufi, Nouvelles unités d'enseignement autour de l'étude et de la conception de laboratoires sur puces, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015024 (2015)
- [48] Ph. Lombard, V. Semet, M. Cabrera, Formation au prototypage de systèmes électroniques 2D et 3D - Initiation à la Plastronique 3D et aux dispositifs MID, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015025 (2015)
- [49] Q. Raffhay, A. Cros, I. Pheng, L. Vincent, A. Bsiesy, Comparaison des effets de canaux courts entre les technologies, MOSFET FDSOI et MOSFET bulk, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015026 (2015)
- [50] M. Madec, Y. Gendrault, Ch. Lallement, J. Haiech, Introduction à la biologie synthétique et au développement d'outils de conception dédiés, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015027 (2015)
- [51] F. Bruguier, P. Benoit et L. Torres, Formation en Sécurité Numérique : Théorie et Mise en Pratique sous la Forme d'un Stage Technologique, *J3EA, vol 14*, DOI.org/10.1051/j3ea/2015028 (2015)

1.2. Conférences Invitées pédagogiques

Internationales

- [1] O. Bonnaud, New challenges for doctoral studies in Europe, *Invited paper, ESSDERC/ESSCIRC Workshop, EURO-DOTS European Doctoral Training Support in Micro/Nano-electronics, 16 September 2011, Helsinki, Finland*
- [2] O. Bonnaud, Sharing experience conducting French – Chinese, master program of the Université de Rennes 1, *Keynote, Invited speaker, EACOVIROE'2011, Le Creusot (France), 12 Oct. 2011*
- [3] O. Bonnaud, Attracting more students and educating well-trained engineers: sensible ways to advance the field of engineering education, *Invited communication, International Engineering Conference, Berlin (Germany), 29 - 30 October 2012*

- [4] O. Bonnaud, Trends towards the ultime nanoelectronics, *Invited communication, CIEN 2012 Cycle RF & Hyper Wireless; Paris (France) 24-25 October 2012*
- [5] O. Bonnaud, Le réseau national français pour la Formation à la Microélectronique et les Nanotechnologies (GIP-CNFM) : force du réseau et partenariat avec la Tunisie, *Invited communication ; ENOVA 2012; Tunis (Tunisia) 13-15 June 2012*
- [6] O. Bonnaud, Application of nanotechnology in general, *Invited conference, Silicon Valley seminar, 13th November 2013, Riyadh (Saudia)*
- [7] O. Bonnaud, Contribution of GIP-CNFM to EURODOTS network, *Invited communication, EURODOTS meeting, Stockholm, 17-18 June 2013*
- [8] O. Bonnaud, L. Fesquet, A Prospective on Education of New Generations of devices in the FDSOI and FinFET Technologies: from the technological process to the Circuit Design Specifications, *Invited paper, SBMicro '2014, Sept-1-5-19, 2014, Aracaju (Brazil)*
- [9] O. Bonnaud, T. Mohammed-Brahim, A. Bsiesy, Pedagogical approach for higher education in microelectronics and nanotechnologies in France: specific actions on the thin film technologies, *Invited paper, ECS TFFT'12, Oct 6-9, 2014, Cancun (Mexique)*
- [10] O. Bonnaud, Practice-oriented pedagogical strategy of the French microelectronics and nanotechnologies network, *Invited paper, WSEAS'2015, 23-25 April 2015, Kuala Lumpur (Malaysia)*
- [11] O. Bonnaud, The Multidisciplinary Approach: a common trend for ULSI and Thin Film Technology, *Invited paper, ULSI vs TFT 2015, June 14 - 18, 2015, Lake Tahoe, CA (USA) – accepted*

Nationales

- [12] O. Bonnaud, Recrutement des docteurs en microélectronique et microtechnologie dans l'enseignement supérieur, *Journées Nationales du Réseau Doctoral Microélectronique, Montpellier, 7 juin 2010*
- [13] O. Bonnaud, Recrutement des docteurs en microélectronique et microtechnologie dans l'enseignement supérieur, Présentation orale invitée, *Journées Nationales du Réseau Doctoral Microélectronique, Paris Cachan, 24 mai 2011*
- [14] O. Bonnaud, Les docteurs en microélectronique et microtechnologies : compétences et recrutement dans l'enseignement supérieur, *Présentation orale invitée. JNDRM'2012, Marseille, 07-09 juin 2012*
- [15] O. Bonnaud, Les docteurs en microélectronique et microtechnologies : compétences et recrutement dans l'enseignement supérieur, *Présentation orale invitée. JNDRM'2013, Grenoble, 10-12 juin 2013*
- [16] O. Bonnaud, Les docteurs en microélectronique et microtechnologies : environnement, compétences, conditions d'obtention du diplôme et recrutement dans l'enseignement supérieur, *Présentation orale invitée. JNDRM'2014, Lille, 26-28 juin 2014*
- [17] O. Bonnaud, Les doctorants en micro-nanoélectronique : environnement et compétences pour l'obtention du diplôme et recrutement dans l'enseignement supérieur, *Présentation orale invitée. JNDRM'2015, Bordeaux, 5-7 mai 2015*

1.3. Edition d'ouvrages et actes

- [1] O. Bonnaud, *Editeur Puce à l'Oreille n° 32, février 2010*
- [2] O. Bonnaud, *Editeur Puce à l'Oreille n° 33, juin 2010*
- [3] O. Bonnaud, H. Lhermite, *Proceedings des 11^{èmes} JPCNFM 2010, Saint-Malo 23-24 Novembre 2010, 45 articles du réseau, ISBN 2-9522395-3-3, 198 pages*
- [4] H. Yahoui, O. Bonnaud, H. Frémont, A. Friesel, S. Nowakowski, C. Perra, T. Ward et al ELLEIEC Partners, ELLEIEC Project: A contribution to harmonise the European Higher Education Area, *J3eA 10 (2011) 1011, DOI: <http://dx.doi.org/10.1051/j3ea/2011011>*
- [5] O. Bonnaud, *Editeur Puce à l'Oreille n° 34, Journées Pédagogiques 2010, mars 2011*
- [6] O. Bonnaud, *Editeur Puce à l'Oreille Puce à l'Oreille n° 35, octobre 2011*
- [7] O. Bonnaud, *Éditeur Puce à l'Oreille n° 36, avril 2012*
- [8] O. Bonnaud, *Éditeur Puce à l'Oreille n° 37, octobre 2012*

- [9] T. Mohammed-Brahim, H. Lhermitte, *12^{èmes} Journées Pédagogiques du C.N.F.M. Saint Malo, Nov. 2012, Editions des actes ISBN 2-9522395-4-1, 155 pages, Saint-Malo, 28-30 Nov. 2012*
- [10] O. Bonnaud, *Éditeur Puce à l'Oreille n° 38, septembre 2013*
- [11] T. Mohammed-Brahim, H. Lhermitte, *13^{èmes} Journées Pédagogiques du C.N.F.M. Saint Malo, Nov. 2014, Editions des actes ISBN 2-9522395-5-X, 150 pages, Saint-Malo, 19-21 Nov. 2014*
- [12] O. Bonnaud, *Éditeur Puce à l'Oreille n° 39, octobre 2014*

1.4. Conférences Internationales et Nationales (avec actes)

Internationales

- [1] O. Bonnaud, Hoffmann, Needs and management of the complementary courses for PhD students in the Field of Electrical And Information Engineering: an answer to economical and industrial World. *Oral communication; ITHET'10 ; Urgup (Turkey) 29 April-1 May 2010, CD-ROM Proc. ISBN : 978-1-4244-4811-1, pp.91-95*
- [2] O. Bonnaud, La nanoélectronique et les nanotechnologies dans les objectifs du GIP-CNFM afin de répondre aux enjeux économiques et industriels des 10 prochaines années. *International Conference on Nanotechnologies, CIN'2010, Rabat (Maroc), 27 - 29 Oct. 2010*
- [3] O. Bonnaud, P. Gentil, A. Bsiesy, S. Retailleau, E. Dufour-Gergam, J.M. Dorkel, GIP-CNFM: a French education network moving from microelectronics to nanotechnologies. *Oral communication; Proceedings of EDUCON'11; Amman (Jordan) 3-6 April 2011, ISBN978-1-61284-641-5, pp 122-127*
- [4] O. Bonnaud, J.M. Thiriet, A. Friesel, H. Fremont, Set-in LifeLong Learning for PhD students in Electrical and Information Engineering, *Oral communication; EAEEIE'11; Maribor (Slovenia) 14-15 June 2011, session pages, Proc. ISBN 978-961-248-281-7, Pp. 5-9*
- [5] J.M. Thiriet, H. Yahoui, O. Bonnaud, A. Friesel, H. Fremont, ELLEIEC implementation issues in EIE: State of advancement, *Oral communication; EAEEIE'11; Maribor (Slovenia) 14-15 June 2011, session pages, Proc. ISBN 978-961-248-281-7, Pp. 72-76*
- [6] O. Bonnaud et G. Despau, Table Ronde : Comparaison des systèmes d'enseignement du Québec et de la France : les formations d'ingénieurs en France, 9^{ème} CETSIS, Trois-Rivières (Canada), 24-26 octobre 2011
- [7] J.M. Thiriet, H. Yahoui, O. Bonnaud, A. Friesel, H. Fremont, M.J. Martins, International dimension to increase Lifelong Learning possibilities in Europe, *Oral communication; EAEEIE'12; Cagliari (Italy) 26-27 February 2012*
- [8] O. Bonnaud, J.M. Thiriet, A. Friesel, H. Fremont, On the way of harmonization of PhD in Europe in Electrical and Information Engineering: status and recommendations, *Oral communication; EAEEIE'12; Cagliari (Italy) 26-27 February 2012*
- [9] O. Bonnaud, J.M. Thiriet, H. Fremont, H. Yahoui, PhD in Electrical and Information Engineering in Europe: towards a harmonization including LifeLong Learning, *Oral communication; ITHET'12; Istanbul (Turkey) 21-23 June 2012*
- [10] E. Excoffon, F. Papillon, L. Fesquet, A. Bsiesy, O. Bonnaud, New pedagogical experiment leading to awareness in nanosciences and nanotechnologies for young generations at secondary school, *Oral communication; ITHET'12; Istanbul (Turkey) 21-23 June 2012*
- [11] O. Bonnaud, La stratégie de projets innovants au sein de la coordination nationale pour la formation en microélectronique et aux nanotechnologies, *CETSIS 2013, Caen (France), 20-22 mars 2013*
- [12] H. Cazin, Actions de sensibilisation aux nanotechnologies Nano-Ecole IdF, *CETSIS 2013, Caen (France), 20-22 mars 2013*
- [13] B. Pradarelli, P. Nouet, Approche mutualisée du CNFM pour l'enseignement du test industriel de circuits intégrés, *CETSIS 2013, Caen (France), 20-22 mars 2013*
- [14] V. Mahout, La conception orientée objet au secours de la programmation de microcontrôleur ou inversement, *CETSIS 2013, Caen (France), 20-22 mars 2013*
- [15] B. Allard, Formation par projet et opportunité d'accès à distance à de ressources pédagogiques -, *CETSIS 2013, Caen (France), 20-22 mars 2013*

- [16] O. Bonnaud, T. Mohammed-Brahim, J-M. Floch, A. Bsiesy, Priority of the French national network in microelectronics and nanotechnologies towards the attractiveness of young high-schoolers, *Oral communication; EAEEIE'13, Chania (Greece) 30-31 May 2013, Proc. 6 pages*
- [17] G. Papadourakis, E. Christinaki, P. Hatzi, J.M. Thiriet, H. Yahoui, O. Bonnaud, A. Friesel, D. Sidibe, G. Tsigotis, Clustering Analysis of Questionnaire for Ph.D. studies in Electrical and Information Engineering in Europe, *Oral communication; EAEEIE'13, Chania (Greece) 30-31 May 2013, Proc. 6 pages*
- [18] Friesel, J.M. Thiriet, T. Wards, H. Yahoui, O. Bonnaud, H. Fremont, M.J. Martins, Coordination and Alignment of Electrical and Information Engineering in European Higher Education Institutions, *Oral communication; ASEE'13 International Forum, Atlanta (USA) 23-26 June 2013, Proc. 8 pages*
- [19] O. Bonnaud and L. Fesquet, Innovating projects as a pedagogical strategy for the French network for education in microelectronics and nanotechnologies, *Oral communication, Proc. MSE'2013, Austin, Texas (USA), 2-3 June 2013, pp 5-8*
- [20] O. Bonnaud, L. Fesquet, The new strategy based on Innovative Projects in Microelectronics and Nanotechnologies, Invited communication, *SBMicro'2013; Curitiba (Brazil) 3-7 sept. 2013*
- [21] O. Bonnaud, Doctorates formats in France, SEFI'2013, Leuven (Belgium), 16 September 2013
- [22] G. Papadourakis, E. Christinaki, P. Hatzi, J.M. Thiriet, H. Yahoui, O. Bonnaud, A. Friesel, D. Sidibe, G. Tsigotis, Clustering Analysis of Questionnaire for Ph.D. studies in Electrical and Information Engineering in Europe, *Oral communication; EAEEIE'13, Chania (Greece) 30-31 May 2013, Proc. 6 pages*
- [23] O. Bonnaud and L. Fesquet, Trends in Nanoelectronic Education. From FDSOI and FinFET Technologies to Circuit Design Specifications, *EWME 2014, Tallinn (Estonia), May, 2014, Proc. PS02_02_P0035n*
- [24] T. Mohammed-Brahim, J-M. Floch, O. de Sagazan, M. Harnois, C. Lebreton, O. Bonnaud, M-H. Jégu, Introduction of New Technologies in Secondary Schools in Brittany (France), *Oral communication, EWME 2014, Tallinn (Estonia), May, 2014, Proc. S04_03_P0036*
- [25] O. Bonnaud, L. Fesquet, A Prospective on Education of New Generations of devices in the FDSOI and FinFET Technologies: from the technological process to the Circuit Design Specifications, *SBMicro 2014, Aracaju (Brazil), 2-5 Sept 2014*
- [26] O. Bonnaud, L. Fesquet, P. Nouet, T. Mohammed-Brahim, FINMINA: a French national project to promote Innovation in Higher Education in Microelectronics and Nanotechnologies, *Oral communication, ITHET 2014 York, Proc of ITHET'2014; <http://www.york.ac.uk/conferences/ithet2014/>*
- [27] O. Bonnaud, T. Mohammed-Brahim, A. Bsiesy, Pedagogical approach for higher education in microelectronics and nanotechnologies in France: specific actions on the thin film technologies, *ECS Transactions, 64 (10), 187-192 (2014)*
- [28] O. Bonnaud, L. Fesquet, Towards multidisciplinary for microelectronics education: a strategy of the French national network, MSE'2015, Pittsburg-PA-USA, May 2015, *Proc.: 978-1-4799-9915-6/15/\$31.00 ©2015 IEEE, 4 pages (2015)*
- [29] O. Bonnaud, L. Fesquet, Communicating and Smart Objects: multidisciplinary topics for the innovative education in microelectronics and its applications, *Oral communication, ITHET 2015, June 11-13 Lisboa (Portugal), Pages: 1 - 5, DOI: 10.1109/ITHET.2015.7217961 (2015)*
- [30] O. Bonnaud, Difference of pedagogical approaches for Chinese and French master students in a French-Chinese microelectronics joint master diploma, *Oral communication, ITHET 2015, June 11-13 Lisboa (Portugal), Pages: 1 - 4, DOI: 10.1109/ITHET.2015.7217962 (2015)*
- [31] O. Bonnaud, Internationalization of a Chinese Bachelor in Microelectronics: a Way to Answer to the Future Economic Needs. *Oral communication, Best paper award, Proc. of EAEEIE 2015, Copenhagen (Denmark), 1-3 July, 6 pages (2015)*
- [32] O. Bonnaud and X. Zhong, Adaptation of the Pedagogical Approaches for master students in Microelectronics in the Frame of a French-Chinese Joint Program, *Oral communication, SBMicro 2015, Salvador de Bahia (Brazil), 1-4 Sep, 2015, Proc. Pp 6 pages (2015)*

Nationales

- [33] O. Bonnaud, A. Bsiesy, S. Retailleau, J.M. Dorkel, H. Courtois, Nano-Innov formation au GIP-CNFM : Contexte et avancement du projet, *Workshop Nano-Innov, MINATEC, 01 septembre 2010*
- [34] O. Bonnaud, Nano-Innov conception : quelle formation à la conception pour l'intégration des nanotechnologies ?, Présentation orale et animation. *Workshop sur la conception en nanoélectronique, Grenoble MINATEC, 15 septembre 2010*
- [35] E. Dufour-Gergam, La nouvelle spécialité de Master Nanosciences au sud de l'Île-de-France, *Présentation orale, JPCNFM 2010, Saint-Malo, 23-25 Nov. 2010*
- [36] O. Bonnaud, Recrutement des docteurs en microélectronique et microtechnologie dans l'enseignement supérieur, *Présentation orale invitée. JNRDM, Cachan, 07-09 juin 2011.*
- [37] O. Bonnaud, P. Nouet, Coordination Nationale pour la Formation en Microélectronique et en nanotechnologies : stratégie de projets innovants au service des entreprises – Guichet National de Formation Continue, *Poster, Salon ENOVA Grand Ouest, 27-28 Mars 2013*
- [38] O. Bonnaud, Le point sur les compétences et le recrutement dans l'enseignement supérieur dans le domaine des micro- et nano-électroniques, Présentation orale invitée. *Journées Nationales du Réseau Doctoral Microélectronique, Grenoble, 10-12 juin 2013*
- [39] O. Bonnaud, Le réseau national de formation CNFM dans le contexte de la microélectronique vers la nanoélectronique, *Présentation invitée, Salon ENOVA, 12-13 février 2014, Lyon (France)*
- [40] B. Allard, Les composants passifs et l'intégration, Présentation invitée, Salon ENOVA, 12-13 février 2014, Lyon (France)
- [41] H. Happy, L'électronique haute fréquence sur substrat souple, Présentation invitée, Salon ENOVA, 12-13 février 2014, Lyon (France)
- [42] B. Pradarelli, La formation tout au long de la vie dans le cadre du réseau CNFM, Présentation invitée, Salon ENOVA, 12-13 février 2014, Lyon (France)
- [43] T. Mohammed-Brahim, L'électronique sur substrat souple, Présentation invitée, Salon ENOVA, 12-13 février 2014, Lyon (France)
- [44] O. Bonnaud, Quels enseignements pour l'électronique souple ?, *Table ronde. Journées EEA, Lille, 20-21 octobre 2014*
- [45] O. Bonnaud, Le projet FINMINA du GIP-CNFM : actions innovantes et de sensibilisation des jeunes, *JPCNFM'2014, Saint-Malo, 19 Novembre 2014*

1.5. Réunions de réseaux, séminaires, interventions auprès de partenaires industriels

- [1] O. Bonnaud, Bilan 2009 du GIP CNFM, *AG du SITELESC, 14 avril 2010*
- [2] O. Bonnaud, Nano-Innov formation – bilan à mi-parcours, *Présentation à l'ANR, Paris, 18 Nov. 2010*
- [3] O. Bonnaud, Bilan 2010 du GIP CNFM : Actions communes universités-entreprises, *AG du SITELESC, 6 avril 2011*
- [4] O. Bonnaud, GIP CNFM : bilan et actions 2010-2011, *Conseil d'Orientation du GIP-CNFM, Paris, 30 novembre 2011*
- [5] O. Bonnaud, Bilan 2011 du GIP CNFM : Des formations innovantes et de nouveaux projets nationaux et internationaux, *AG du SITELESC, 5 avril 2012*
- [6] O. Bonnaud, Le CNFM en 2011 : Plus de 10 000 heures.personnes en formation, une grande avancée vers les formations innovantes et des projets d'ouvertures nationales et internationales, *Rapport d'activité SITELESC, Juin 2012*
- [7] O. Bonnaud, Des formations innovantes et de nouveaux projets nationaux et internationaux, *Commission Affaires Sociales du SITELESC, 24 octobre 2012*
- [8] O. Bonnaud, Introduction GIP CNFM : bilan de l'année, *Conseil d'Orientation du GIP-CNFM, Paris, 28 novembre 2012*

- [9] G. Matheron, M. Robert, Ph. Galy, R. Plana, O. Bonnaud, Stratégie de formation en liaison avec les besoins sociétaux, *Table Ronde, Conseil d'Orientation du GIP-CNFM, Paris, 28 novembre 2012*
- [10] O. Bonnaud, GIP CNFM : Coordination Nationale Pour la Formation à la Microélectronique et au Nanotechnologies, *Réunion C-Nano/CNFM/NanoEcole, Paris, 14 Février 2013*
- [11] O. Bonnaud, Bilan 2012 du GIP CNFM, Démarrage des formations innovantes et renouvellement des statuts, *AG du SITELESC, Paris, 23 avril 2013*
- [12] O. Bonnaud, Un peu plus de 11 000 étudiants pour près de 700 000 heures et une progression d'environ 15% sur les formations innovantes avec en outre des projets d'ouverture nationale et internationale. *Rapport d'activité SITELESC 2013, Juin 2013*
- [13] O. Bonnaud, L. Fesquet, G. Jacquemod, P. Nouet, FINMINA : Formations Innovantes en Micro-Electronique et Nanotechnologies, *Poster, Premier Colloque IDEFI, 10-12 décembre 2013, Paris*
- [14] O. Bonnaud *et al.*, FINMINA : Formations Innovantes en Micro-Electronique et Nanotechnologies, *Poster, Premier Colloque IDEFI, 10-12 décembre 2013, Paris*
- [15] O. Bonnaud, Bilan de l'activité pédagogique et innovante du GIP-CNFM, *Conseil d'Orientation 2013 du GIP-CNFM, Paris, 30 Janvier 2014*
- [16] O. Bonnaud, L. Fesquet, Les technologies du futur : FDSOI et FinFET, *Poster, Conseil d'Orientation 2013 du GIP-CNFM, Paris, 30 Janvier 2014*
- [17] O. Bonnaud, FINMINA : Formation INnovantes en MIcroélectronique et Nanotechnologies, *Poster, RUE'2014, Paris, Mars 2014*
- [18] O. Bonnaud, Présentation du GIP-CNFM à ACSIEL, *Paris, 10 juillet 2014*
- [19] O. Bonnaud, Les objets connectés dans la société du futur : nécessité d'une formation innovante", *Présentation orale, RUE'2015, Paris, 18-19 Mars 2015*
- [20] O. Bonnaud, FINMINA : Formation INnovantes en MIcroélectronique et Nanotechnologies, *Présentation orale au Forum IDEFI, RUE'2015, Paris, 18-19 Mars 2015*
- [21] G. Rizzo, O. Bonnaud, Innovation : "L'innovation fondée sur les hautes technologies et la pluridisciplinarité", *Présentation orale, RUE'2015, Paris, 18-19 Mars 2015*