











aux étudiants de découvrir le test des composants électronique dans un contexte spatial, ainsi que des testeurs industriels (figure 8). Le circuit est placé sur une carte électronique, sous vide pendant son test.



Figure 8 –Test d'un composant dans un contexte spatial. Le testeur (en bleu à gauche) est un Sapphire, de Credence.

### CONCLUSION :

En conclusion, l'initiation au test de composants permet aux étudiants de compléter leur formation en électronique. C'est en effet la brique technique qui valide la boucle de la conception de composants. Les concepteurs de circuits intégrés se doivent penser au test. Le « Design for Test » fait partie du développement des composants électroniques qui se base sur l'assemblage des blocs de fonctions (bibliothèques). Garantir la fonction finale et sa fiabilité se fait en travaillant sur le test dès les premières étapes ; des logiciels comme TetraMAX sont maintenant inclus dans les suites de conceptions de circuits intégrés.