

6 Conclusion

Dans ce papier, nous avons présenté un TP d'initiation à la conception de circuits VLSI dans lequel les étudiants expérimentent les différentes étapes du flot de conception. Les résultats obtenus font l'objet d'un compte rendu. Ce TP donne un aperçu complet et concret du flot de conception. Les étudiants apprécient cette illustration et mettent en pratique au second semestre les connaissances dans un projet de conception plus ambitieux (conception de circuits cryptographiques, de microprocesseurs, de réseaux sur puce, IrDA, ...).