



Annexe : Production scientifique du GIP sur la durée du projet IDEFI FINMINA 2012-2018

La liste des travaux est présentée par rubrique et par ordre chronologique. Certaines présentations ont pu donner lieu à des articles publiés à l'issue des conférences. Cela explique la redondance de certains titres dans des rubriques différentes.

1.1. Publications Internationales et Nationales

Internationales

- [1] O. Bonnaud, L. Fesquet, The new strategy based on Innovative Projects in Microelectronics and Nanotechnologies, *Invited paper, ECS Microelectronics Technology and Devices, ISBN: 978-1-4799-0516-4 pp.1, 7, 2-6 Sept. (2013)*
- [2] O. Bonnaud, T. Mohammed-Brahim, A. Bsiesy, Pedagogical approach for higher education in microelectronics and nanotechnologies in France: specific actions on the thin film technologies, *Invited paper, ECS Transactions, 64 (10), 187-192 (2014)*
- [3] O. Bonnaud, L. Fesquet, A Prospective on Education of New Generations of devices in the FDSOI and FinFET Technologies: from the technological process to the Circuit Design Specifications, *Invited paper, IEEE Microelectronics Technology and Devices, 2014, DOI: 10.1109/SBMicro.2014.6940081, 4 pages.*
- [4] O. Bonnaud, A Prospective on Education of New Generations of devices in the FDSOI and FinFET Technologies: from the technological process to the Circuit Design Specifications, *Invited paper, IEEE Microelectronics Technology and Devices, 2014, DOI: 10.1109/SBMicro.2014.6940081, 4 pages.*
- [5] O. Bonnaud, The Multidisciplinary Approach: a Common Trend For ULSI And Thin Film Technology, *ECS Transaction, 05/2015; 67(1):147-158. DOI:10.1149/06701.0147ecst*
- [6] O. Bonnaud and X. Zhong, Adaptation of the Pedagogical Approaches for master students in Microelectronics in the Frame of a French-Chinese Joint Program, *Microelectronics Technology and Devices, Proc. of SBMicro 2015, Salvador de Bahia (Brazil), 1-4 Sep, 2015, Pp 4 pages, 10.1109/SBMicro.2015.7298143*
- [7] P. Huang, *et al.*, On-chip and freestanding elastic carbon films for micro-supercapacitors, *Science, vol. 351, 12 Feb. 2016, Issue:6274, Pp: 691-695,*
- [8] O. Bonnaud, Lei Wei, A way to introduce Innovative approach in the field of Microelectronics and nanotechnologies in the Chinese Education system Science. *Journal of Education, 2016; 4(2): 65-72*
- [9] O. Bonnaud, New Approach for Sensors and Connecting Objects Involving Microelectronic Multidisciplinarity for a Wide Spectrum of Applications, *International Journal of Plasma Environmental Science & Technology, vol. 10, no. 2, pp. 115-120, 2016, ISSN 2415-0436*
- [10] O. Bonnaud, Y. Danto, Yinghui Kuang, Li Yuan, International flipped class for Chinese Honors Bachelor students in the frame of multidisciplinary fields: reliability and microelectronics, *Journal of Advanced In Technology Innovation, Vol. 3 (3), pp. 126-132, 2018, ISSN 2415-0436*
- [11] O. Bonnaud, New Vision in Microelectronics Education: Smart e-Learning and Know-how, a Complementary Approach. © Springer International Publishing AG, part of Springer Nature 2019 V. Uskov *et al. (Eds.): KES-SEEL-18 2018, SIST 99, pp. 267–275, 2019. https://doi.org/10.1007/978-3-319-92363-5_25*

Nationales

- [1] O. Bonnaud, GIP-CNFM – projet FINMINA, *Newsletter du SITELESC n°5, juillet 2012, p12*
- [2] O. Bonnaud, GIP-CNFM : une rentrée dynamique pour la formation en microélectronique et nanotechnologies, *Newsletter du SITELESC n°6, septembre 2012, p10*
- [3] O. Bonnaud, Le GIP-CNFM démarre le projet IDEFI-FINMINA, *Puce à l'oreille n°37, Octobre 2012, p1*
- [4] J. Grisolia, et al., Nanocrystals Inside : Composants à mémoire MOS à base de nanocristaux de silicium, *Puce à l'oreille n°37, Octobre 2012, pp.4-5*
- [5] L. Hebrard, Entretien avec Joris Pascal, chercheur chez ABB Switzerland Corporate research Center, *Puce à l'oreille n°37, Octobre 2012, pp.6-7*
- [6] O. Bonnaud, Le Conseil d'Orientation annuel du GIP-CNFM à Saint-Malo, *Newsletter du SITELESC n°7, décembre 2012, p10*
- [7] O. Bonnaud, Une formation adaptée aux besoins de l'industrie de la micro et nanoélectronique, *Enova Mag, Janvier 2013, pp.33-34*
- [8] O. Bonnaud, CNFM - Des actions orientées vers l'attractivité de la microélectronique et des nanotechnologies, *Newsletter du SITELESC n°8, 18 mars 2013, p8, http://www.acsiel.com/iso_album/newsletter8_sitelesc_18mars2013.pdf*
- [9] O. Bonnaud, CNFM, De nouveaux statuts en cours de validation et des actions vers les doctorants pour le GIP-CNFM, *Newsletter du SITELESC n°9, 16 juillet 2013, p8, http://www.acsiel.fr/iso_album/pdf_newsletter9_sitelesc_16juillet2013.pdf*
- [10] O. Bonnaud, CNFM, De nouveaux statuts en cours de validation et des actions vers les doctorants pour le GIP-CNFM, *Newsletter du SITELESC n°9, 16 juillet 2013, p8, http://www.acsiel.fr/iso_album/pdf_newsletter9_sitelesc_16juillet2013.pdf*
- [11] O. Bonnaud, Le GIP a de nouveaux statuts, *Puce à l'Oreille 38, Septembre 2013, p.1*
- [12] T. Mohamed-Brahim, Les nanotechnologies au Lycée : actions menées par le CCMO pôle de l'Ouest, *Puce à l'Oreille 38, Septembre 2013, p.4*
- [13] O. Bonnaud, Interview de Youri Helen, Ingénieur de recherche au CELAR, *Puce à l'Oreille 38, Septembre 2013, pp : 6-7*
- [14] O. Bonnaud, CNFM: Coordination Nationale pour la Formation en Microélectronique et Nanoélectronique, *Catalogue CEA-Fête de la Sciences, Grenoble, 10 octobre 2013*
- [15] F. Dubreuil, A. Baudrant, Ch. Rambaud, F. Marchi, Formation initiale des Enseignants de Physique-Chimie : L'ouverture aux Nanosciences & Nanotechnologies, *J3eA, 13 (2014) 0001*
- [16] R. Dufour, S.L Laurette, Th. Dargent, M. Harnois, N. Bourzgui, V. Thomy, Physique des fluides aux échelles microscopiques pour l'ingénierie des microsystèmes : fabrication et caractérisation, *J3eA, 13 (2014) 0002*
- [17] H. Sellier, E. Planus, F. Dubois, L. Levy, I. Gautier-Luneau, Ph. Peyla, F. Marchi, Formation en Nanosciences et Nanotechnologies : Un pas vers une «vraie » interdisciplinarité, *J3eA, 13 (2014) 0003*
- [18] Ph. Benabes, C. Lelandais-Perrault, E. Avignon, M. Roger, L. Bourgois, F. Vinci, F. Trelin, Enseignement de la microélectronique à Supélec : une nouvelle pédagogie mise en place en 2012, *J3eA, 13 (2014) 0004*
- [19] F. Hutu, B. Allard, F. Jumel, M. Maranzana, K. Marquet, L. Morel, Luong-Viet Phung, T. Risset, D. Tournier, G. Salagnac et al., Formation par projet et opportunité d'accès à distance à des ressources pédagogiques, *J3eA, 13 (2014) 0005*
- [20] L.F. Zanini et F. Dumas-Bouchiat, Autonomous magnetic devices for micro/nano particle handling, *J3eA, 13 (2014) 0006*
- [21] A-C. Salaün, R. Rogel, E. Jacques et L. Pichon, Fabrication et caractérisation électrique d'un capteur de gaz à base de nanofils de silicium suspendus, *J3eA, 13 (2014) 0007*
- [22] J. Grisolia, G. Ben Assayag, R. Diaz, Ch. Duprat, F. Guerin, C. Capello, C. Rouabhi, F. Gessinn et M. Respaud, Nanocrystals inside : fabrication de composants mémoires MOS à base de nanocristaux de silicium, *J3eA, 13 (2014) 0008*

- [23] F. Schwartz, L. Hebrard, A. Bozier, B. Pradarelli, L. Latorre, P. Nouet et R. Lorival, Testabilité d'un circuit intégré mixte dédié à la mesure d'un champ magnétique, *J3eA*, 13 (2014) 0009
- [24] E. Sicard, A. Boyer et S. Serpaud, Retour d'expérience d'une formation EURODOTS en compatibilité électromagnétique des circuits intégrés, *J3eA*, 13 (2014) 0010
- [25] O. Bonnaud, L'innovation pédagogique au cœur de la stratégie du GIP-CNFM, *Puce à l'Oreille* 39, Octobre 2014, p1
- [26] G. Jacquemod, S. Meillère, Ph. Pannier, C. Jacquemod, B. Nicolle, Y. Addou, Plateforme Réseau de Capteurs sans fil, *Puce à l'Oreille* 39, Octobre 2014, p4
- [27] Ch. Aupetit-Berthelemot, Interview de Romain Stefanini, Société AIRMEMS, *Puce à l'Oreille* 39, Octobre 2014, p6
- [28] G. Matheron, La technologie FD-SOI : un pur produit de l'écosystème grenoblois de R & D transformé en standard du marché de CMOS avancé, *Puce à l'Oreille* 39, Octobre 2014, p 7
- [29] F. Bruguier, P. Benoit et L. Torres, "Sécurité des Systèmes Electroniques Intégrés", *AFAS Infos n°2015-2*, mars-avril 2015, pp 1-9A.
- [30] H. Debéda, L. Fadel, I. Favre, J-L. Lachaud, J. Tomas, Vers l'électronique imprimée à l'IMS Bordeaux - plateforme technologique TAMIS (Technologies Alternatives aux Microsystèmes Silicium), *J3eA*, vol 14, DOI.org/10.1051/j3ea/ 2015014 (2015)
- [31] N. Lidgi-Guigui, J. Solard, M. Chakroun, Ph. Djemia, F. Tetard, A. Fischer, Nanoparticules : de la synthèse au dépôt contrôlé, *J3EA*, vol 14, DOI.org/10.1051/j3ea/ 2015015 (2015)
- [32] M. Harnois, T. Mohammed-Brahim, E. Jacques, Initiation à la technologie d'impression jet d'encre : Réalisation de jauges de contraintes organiques sur papier, *J3eA*, vol 14, DOI.org/10.1051/j3ea/ 2015016 (2015)
- [33] Ph. Benabes, C. Lelandais-Perrault, F. Vinci, L. Bourgois, E. Avignon, F. Trélin, A. Kolar, P. Maris, Enseignement de la microélectronique à Supélec : Bilan de la pédagogie mise en place en 2012 et perspectives d'évolution, *J3eA*, vol 14, DOI.org/10.1051/j3ea/ 2015017 (2015)
- [34] H. Hallil, P. Bahoumina, O. Tamarin, C. Dejous, D. Rebiere, Conception et simulation d'un micro-capteur a ondes de love par éléments finis, *J3EA*, vol 14, DOI.org/10.1051/j3ea/ 2015018 (2015)
- [35] B. Allard, J. Verdier, Atelier sur la gestion d'énergie autour de micro-générateurs, *J3EA*, vol 14, DOI.org/10.1051/j3ea/ 2015019 (2015)
- [36] A. Manga, J. Greer, S. Guillier, V. Houchouas, G. Labaigt, A. Lanconner, Th. Lalevee, Q. Leveque, F. Nouvel, Conception d'un objet musical connecté : l'Enceinte intelligente, *J3eA*, vol 14, DOI.org/10.1051/j3ea/ 2015020 (2015)
- [37] L. Fesquet, K. Morin-Allory, R. Rolland-Girod, Un projet de microélectronique numérique original : Contrôle autonome d'un micro-drône par caméras externes, *J3EA*, vol 14, DOI.org/10.1051/j3ea/ 2015021 (2015)
- [38] M-A. García Pérez, Y. Leduc, F. Ferrero, Re-imaginons les travaux pratiques pour la formation ingénieurs en électronique, *J3EA*, vol 14, DOI.org/10.1051/j3ea/ 2015022 (2015)
- [39] F. Mieyeville, D. Navarro, L. Carrel, Fablab et DIY : de nouvelles voies pour l'enseignement de l'électronique?, *J3EA*, vol 14, DOI.org/10.1051/j3ea/ 2015023 (2015)
- [40] A. Rezgui, M. Madec, N. Dumas, S. Guiton, Ch. Lallement, L. Hebrard, J. Haiech, F. Rufi, Nouvelles unités d'enseignement autour de l'étude et de la conception de laboratoires sur puces, *J3EA*, vol 14, DOI.org/10.1051/j3ea/ 2015024 (2015)
- [41] Ph. Lombard, V. Semet, M. Cabrera, Formation au prototypage de systèmes électroniques 2D et 3D - Initiation à la Plastronique 3D et aux dispositifs MID, *J3EA*, vol 14, DOI.org/10.1051/j3ea/ 2015025 (2015)
- [42] Q. Rafhay, A. Cros, I. Pheng, L. Vincent, A. Bsiesy, Comparaison des effets de canaux courts entre les technologies, MOSFET FDSOI et MOSFET bulk, *J3EA*, vol 14, DOI.org/10.1051/j3ea/ 2015026 (2015)
- [43] M. Madec, Y. Gendrault, Ch. Lallement, J. Haiech, Introduction à la biologie synthétique et au développement d'outils de conception dédiés, *J3EA*, vol 14, DOI.org/10.1051/j3ea/ 2015027 (2015)

- [44] F. Bruguier, P. Benoit et L. Torres, Formation en Sécurité Numérique : Théorie et Mise en Pratique sous la Forme d'un Stage Technologique, *J3eA*, vol 14, DOI.org/10.1051/j3ea/2015028 (2015)
- [45] F. Bruguier, P. Benoit, L. Torres, Sécurité des systèmes électroniques intégrés, *AFAS : Association française pour l'avancement des sciences*, Aout 2015, Pp : 1-9
- [46] O. Bonnaud, Le GIP-CNFM en demande de prorogation pour perpétuer la formation innovante en Microélectronique et Nanotechnologies, *Puce à l'oreille n°40*, Novembre 2015, pp.1-2
- [47] M. Halbax, H. Happy, Innovation sur le photovoltaïque au pôle de Lille, *Puce à l'oreille n°40*, Novembre 2015, pp.3
- [48] V. Hoël, H. Happy, Le fête de la science à Lille. Les actions menées par le pôle de Lille en salle blanche, *Puce à l'oreille n°40*, Novembre 2015, pp.4-5
- [49] O. Bonnaud, Bilan 2010-2015 de l'activité du GIP-CNFM, *Puce à l'oreille n°40*, Novembre 2015, pp.6-8
- [50] O. Bonnaud, La stratégie globale du GIP-CNFM pour l'innovation, *Puce à l'oreille n°41*, Septembre 2016, pp.2-3
- [51] P.O. Jeannin, Travaux pratiques orientés packaging au CIME Nanotech et au CEDMS, *Puce à l'oreille n°41*, Septembre 2016, pp.6
- [52] L. Fesquet, Des étudiants israéliens en stage pratique au CIME Nanotech, *Puce à l'oreille n°41*, Septembre 2016, pp.7
- [53] O. Bonnaud et P. Nouet, Editorial du Numéro spécial J3EA dédié aux JPCNFM'2016, Formation pratique de qualité et de haut niveau ; savoir-faire dans un environnement numérique, *J3eA*, Vol.16, 1000, 2 pages (2017)
- [54] B. Pradarelli, P. Nouet, O. Bonnaud, La formation tout au long de la vie en Microélectronique et en Nanotechnologies dans le cadre du réseau GIP-CNFM, *J3eA*, Vol 16 1001, 9 pages (2017)
- [55] H. Cazin d'Honincthun, Actions pédagogiques en nanosciences, *J3eA*, Vol 16, 1002, 8 pages (2017)
- [56] M. Hesse, A. Regnier, P. Masson, Développement de mémoires non-volatiles embarquées pour les plateformes technologiques avancées 40nm et 28nm, *J3eA*, Vol 16, 1003, 7 pages, (2017)
- [57] F. Bruguier, P. Benoit, L. Torres, Enseignement de la sécurité numérique : De la sensibilisation à l'expertise, *J3eA*, Vol 16, 1004, 6 pages, (2017)
- [58] T. Dubois, J-P. Guillet, G. Duchamp, J. Tomas, Une « Mallette Scan Champ Proche » pour l'enseignement de la compatibilité électromagnétique, *J3eA*, Vol 16, 1005, 15 pages, (2017)
- [59] F. Aubepart, Conception d'un système embarqué communicant utilisant le SoPC Zynq (Xilinx) et le module wifi ESP8266 : Expérience en Licence Professionnelle, *J3eA*, Vol 16, 1006, 10 pages, (2017)
- [60] P. Aygalinc, S. Calvez, Introduction des systèmes Soc en DUT GEII, *J3eA*, Vol 16, 1007, 7 pages (2017)
- [61] M. Bonvalot, D. Constantin, J. Pointet, A. Bsiesy, Nouveaux Travaux Pratiques d'Elaboration et de Caractérisation de cellules de mémoires résistives de type OxRAM, *J3eA*, Vol 16, 1008, 5 pages, (2017)
- [62] O. De Sagazan, Ch. Lebreton, M. Harnois, T. Mohammed-Brahim, E. Jacques, Tour d'horizon des possibilités du Silicium : de l'électronique aux dispositifs de récupération d'énergie et capteurs micro-usinés, *J3eA*, Vol 16, 1009, 6 pages (2017)
- [63] J. P. Landesman, L. Pichon, F. Gouttefangeas, Manipulation de nanofils de silicium à partir de nano robots, *J3eA*, Vol 16, 1010, 4 pages (2017)
- [64] C. Rouhabi, T. Besombes, R. P. Tan, F. Guerin, C. Capello, F. Gessinn, G. Benassayag, A. Claverie, X. Hebras et M. Respaud, Elaboration de couches minces de Silicium sur isolant (SOI) par le procédé Smart-CutTM, *J3eA*, Vol 16, 1011, 4 pages (2017)
- [65] Th. Nassiet, J. Grisolia, J.L. Noullet, S. Lachaize, C. Crouzet, R.Tan, F. Guérin, C. Rouabhi, F. Gessinn et M. Respaud, Un « smart device » à base de capteur de gaz à nanoparticules, *J3eA*, Vol 16, 1012, 7 pages, (2017)
- [66] Ph. Lombard, M. Cabrera, V. Semet, B. Allard, S. Kamotesov, M. Moguedet et J-Y Charmeau, Formation en Plastronique et aux dispositifs MID ; Plateforme pédagogique et scientifique ; Exemple de conception, réalisation et caractérisation d'un capteur inductif multidirectionnel de proximité pour la détection d'approche 3D, *J3eA*, Vol 16, 1013, 13 pages (2017)

- [67] N. Jolly, O. Tantot, A. Périgaud, N. Delhote, S. Bila, S. Verdeyme et R-Ph. Gramond, Conception et expérimentation de dispositifs microondes didactiques par impression 3D plastique, *J3eA, Vol 16, 1014, 10 pages, (2017)*
- [68] R. Rolland-Girod, M. Portolan, Mise en œuvre d'un testeur numérique dans le cadre de projets d'étudiants, *J3eA, Vol 16, 1015, 7 pages (2017)*
- [69] E. Courdouan, U. Koperski, R. Vidal, K. Fedeli, E. Kussener, J. Aguilar, S. Meillère et J.-B. Rigaud, Générateur analogique chaotique, *J3eA, Vol 16, 1016, 6 pages (2017)*
- [70] P. Masson, F. Ferrero, F. Muller et G. Jacquemod, Electronique Analogique et mixte en PeiP dans le réseau Polytech, *J3eA, Vol 16, 1017, 9 pages (2017)*
- [71] M. Tabaa, K. Alami, A. Dandache, Z. Benabbou, B. Chouri et K. Bousmar, Initiation à la conception et réalisation d'un réseau de capteurs intelligent : Maison Intelligente, *J3eA, Vol 16, 1018, 6 pages (2017)*
- [72] S. Jovanovic, Y. Berviller et S. Weber, Caractérisation d'une IP VHDL de réseau sur puce en SystemC, *J3eA, Vol 16, 1019, 10 pages (2017)*
- [73] G. Beulaguet, N. Mariot, A. Palazon, R. Teulier, O. Bernal, R. Tan, F. Gessinn, P. Bourdeu d'Aguerre, P.-F. Calmon, H. Tap et M. Respaud, Conception et réalisation de circuits analogiques NMOS : Apprentissage par Projet de la CAO à la salle blanche, *J3eA, Vol 16, 1020, 5 pages (2017)*
- [74] R. Tan, Pei Hua Huang, F. Guerin, K. Brousse, Ch. Rouahbi, Ch. Cappello, P.-L. Taberna, P. Simon, F. Gessinn et M. Respaud, Micro-supercapacité à base de carbone nano-poreux, *J3eA, Vol 16, 1021, 5 pages (2017)*
- [75] Ch. Rouahbi, F. Guerin, R. Tan, Ch. Cappello, S. Lachaize, J. Grisolia, J.-L. Noullet, J. Carrey, Ph. Bourdeu-Daguerre, F. Gessinn et M. Respaud, Capteur de gaz à base de nanoparticules : synthèse de nano-objets par voie chimique, intégration et caractérisation de capteurs élaborés en salle blanche, *J3eA, vol.16, 1022, 5 pages (2017)*

1.2. Conférences Invitées à caractère pédagogique

Internationales

- [1] O. Bonnaud, Attracting more students and educating well-trained engineers: sensible ways to advance the field of engineering education, *Invited communication, International Engineering Conference, Berlin (Germany), 29 - 30 October 2012*
- [2] O. Bonnaud, Trends towards the ultime nanoelectronics, *Invited communication, CIEN 2012 Cycle RF & Hyper Wireless; Paris (France) 24-25 October 2012*
- [3] O. Bonnaud, Le réseau national français pour la Formation à la Microélectronique et les Nanotechnologies (GIP-CNFM) : force du réseau et partenariat avec la Tunisie, *Invited communication ; ENOVA 2012; Tunis (Tunisia) 13-15 June 2012*
- [4] O. Bonnaud, L. Fesquet, The new strategy based on Innovative Projects in Microelectronics and Nanotechnologies, *Invited communication, SBMicro'2013; Curitiba (Brazil) 3-7 sept. 2013*
- [5] O. Bonnaud, Application of nanotechnology in general, *Invited conference, Silicon Valley seminar, 13th November 2013, Riyadh (Saudia)*
- [6] O. Bonnaud, Contribution of GIP-CNFM to EURODOTS network, *Invited communication, EURODOTS meeting, Stockholm, 17-18 June 2013*
- [7] O. Bonnaud, L. Fesquet, A Prospective on Education of New Generations of devices in the FDSOI and FinFET Technologies: from the technological process to the Circuit Design Specifications, *Invited communication, SBMicro'2014, Sept-1-5-19, 2014, Aracaju (Brazil)*
- [8] O. Bonnaud, T. Mohammed-Brahim, A. Bsiesy, Pedagogical approach for higher education in microelectronics and nanotechnologies in France: specific actions on the thin film technologies, *Invited communication; ECS TFFT'12, Oct 6-9, 2014, Cancun (Mexique)*
- [9] O. Bonnaud, Practice-oriented pedagogical strategy of the French microelectronics and nanotechnologies network, *Invited communication ; WSEAS'2015, 23-25 April 2015, Kuala Lumpur (Malaysia)*
- [10] O. Bonnaud, The Multidisciplinary Approach: a common trend for ULSI and Thin Film Technology, *Invited communication; ULSI vs TFT 2015, June 14 - 18, 2015, Lake Tahoe, CA (USA)*

- [11] O. Bonnaud, Internationalization of a Chinese Bachelor in Microelectronics: a Way to Answer to the Future Economic Needs. Oral communication, Best paper award, EAEEIE 2015, Copenhagen (Denmark), 1-3 July, 2015
- [12] O. Bonnaud, Multidisciplinary approach in microelectronics for new sensors and connecting objects applied to environment applications, *Oral presentation ISNPEDADM'2015, 26-30 Oct, 2015 La Réunion (France)*
- [13] O. Bonnaud et L. Fesquet, Innovation in Higher Education: specificity of the microelectronics field, *Oral presentation, 31st Symposium on Microelectronics Technology and Devices 29th Aug. 2nd Sept. 2016, Belo Horizonte, M.G. Brazil*
- [14] O. Bonnaud, TFT and ULSI Technologies; the Parallel Evolution of the Research and the Higher Education in France, *Invited paper, ULSI vs TFFT 2017 ECI Conference, Heindberg (France) Schloss Hernstein, Hernstein, Austria, 21-25 May, 2017*
- [15] O. Bonnaud, Knowledge and know-how in microelectronics; strategy of innovative practice to balance the new on-line courses approach, *Keynote, ICATI'2017, June 25th, 2017, Samui Island, (Thailand)*
- [16] O. Bonnaud, Challenge of the semiconductor technologies through innovative education, Invited Communication, *The first International Semiconductor Conference for Global Challenges (ISCGC 2017), 16-19 July 2017, Nanjing (China)*
- [17] O. Bonnaud, Strategy for Higher Education in electronic Circuits and Systems in the perspective of the upcoming digital society, *Invited Communication, LASCAS'2018, Puerto Vallarta (MEX), 26-28 Feb. 2018,*

Nationales

- [18] O. Bonnaud, Les docteurs en microélectronique et microtechnologies : compétences et recrutement dans l'enseignement supérieur, *Présentation orale invitée. JNDRM'2012, Marseille, 07-09 juin 2012*
- [19] A. Villard, Développement de méthodologies d'éco-conception J1 pour le secteur microélectronique, *Présentation orale invitée, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012*
- [20] F. Larramendy, Interface neurones–puces électroniques pour la mesure de potentiels d'action, *Présentation orale invitée, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012*
- [21] O. Bonnaud, Les docteurs en microélectronique et microtechnologies : compétences et recrutement dans l'enseignement supérieur, *Présentation orale invitée. JNDRM'2013, Grenoble, 10-12 juin 2013*
- [22] O. Bonnaud, Le réseau national de formation CNFM dans le contexte de la microélectronique vers la nanoélectronique, *Présentation orale invitée, Salon ENOVA, 12-13 février 2014, Lyon (France)*
- [23] O. Bonnaud, Les docteurs en microélectronique et microtechnologies : environnement, compétences, conditions d'obtention du diplôme et recrutement dans l'enseignement supérieur, *Présentation orale invitée. JNDRM'2014, Lille, 26-28 juin 2014*
- [24] L. Donéro, Micro-capteur nano-fonctionnalisé pour la détection biologique pour le secteur microélectronique, *Présentation orale invitée, JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [25] Wei Wei, Interface neurones–puces électroniques pour la mesure de potentiels d'action, *Présentation orale invitée, JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [26] O. Bonnaud, Les doctorants en micro-nanoélectronique : environnement et compétences pour l'obtention du diplôme et recrutement dans l'enseignement supérieur, *Présentation orale invitée. JNDRM'2015, Bordeaux, 5-7 mai 2015*
- [27] O. Bonnaud, Les doctorants en micro- et nanoélectronique : environnement, compétences, et recrutement dans l'enseignement supérieur, *Présentation orale invitée. JNDRM'2017, Strasbourg, 6-8 novembre 2017*
- [28] O. Bonnaud, Évolution des technologies Microélectroniques vers les objets connectés : mutation de la formation nationale vers la pluridisciplinarité, *Conférence invitée, Salon ENOVA'2018, Lyon, 7 Février 2018*
- [29] O. Bonnaud, Microélectronique et société connectée : formation au savoir-faire du réseau CNFM, *Conférence invitée, Salon ENOVA'2018, Toulouse, 31 Mai 2018*

1.3. Edition d'ouvrages, actes, journaux

- [1] O. Bonnaud, *Éditeur Puce à l'Oreille n° 37, octobre 2012*
- [2] T. Mohammed-Brahim, H. Lhermitte, *12^{èmes} Journées Pédagogiques du C.N.F.M. Saint Malo, Nov. 2012, Editions des actes ISBN 2-9522395-4-1, 155 pages, Saint-Malo, 28-30 Nov. 2012*
- [3] O. Bonnaud, *Éditeur Puce à l'Oreille n° 38, septembre 2013*
- [4] T. Mohammed-Brahim, H. Lhermitte, *13^{èmes} Journées Pédagogiques du C.N.F.M. Saint Malo, Nov. 2014, Editions des actes ISBN 2-9522395-5-X, 150 pages, Saint-Malo, 19-21 Nov. 2014*
- [5] O. Bonnaud, *Éditeur Puce à l'Oreille n° 39, octobre 2014*
- [6] O. Bonnaud, *Editeur Puce à l'Oreille 40, Nov. 2015*
- [7] O. Bonnaud, *Editeur Puce à l'Oreille 41, Sept. 2016*
- [8] O. Bonnaud, P. Nouet, H. Lhermitte, *14^{èmes} Journées Pédagogiques du C.N.F.M. Montpellier, Nov. 2016, Editions des actes ISBN 2-9522395-6-8, 150 pages, Montpellier, 29 Nov.-1 Déc. 2016*
- [9] O. Bonnaud, *Editeur Puce à l'Oreille 42, Sept. 2017*
- [10] O. Bonnaud, P. Nouet, Numéro spécial J3EA, *Journal sur l'enseignement des sciences et technologies de l'information et des systèmes, volume 16, 2017*
- [11] O. Bonnaud, *Editeur Puce à l'Oreille 43, Avril 2018*

1.4. Conférences Internationales (avec actes) et Nationales

Internationales

- [1] O. Bonnaud, J.M. Thiriet, H. Fremont, H. Yahoui, PhD in Electrical and Information Engineering in Europe: towards a harmonization including LifeLong Learning, *Oral communication; ITHET'2012; Istanbul (Turkey) 21-23 June 2012, Proceedings IEEE ISBN 978-1-4673-2334-5/12, paper n.86, 5 pages*
- [2] M. Hoffmann, O. Bonnaud, Quality Management for E-Learning. Why must it be different from industrial and commercial quality management? *Oral communication; ITHET'2012; Istanbul (Turkey) 21-23 June 2012, Proceedings IEEE ISBN 978-1-4673-2334-5/12, paper n.87, 7 pages*
- [3] E. Excoffon, F. Papillon, L. Fesquet, A. Bsiesy, O. Bonnaud, New pedagogical experiment leading to awareness in nanosciences and nanotechnologies for young generations at secondary school, *Oral communication; ITHET'12; Istanbul (Turkey) 21-23 June 2012, Proceedings IEEE ISBN 978-1-4673-2334-5/12, paper n.85, 4 pages*
- [4] O. Bonnaud, T. Mohammed-Brahim, J-M. Floch, A. Bsiesy, Priority of the French national network in microelectronics and nanotechnologies towards the attractiveness of young high-schoolers, *Oral communication; EAEEIE'13, Chania (Greece) 30-31 May 2013, Proc. 6 pages*
- [5] G. Papadourakis, E. Christinaki, P. Hatzi, J.M. Thiriet, H. Yahoui, O. Bonnaud, A. Friesel, D. Sidibe, G. Tsigiotis, Clustering Analysis of Questionnaire for Ph.D. studies in Electrical and Information Engineering in Europe, *Oral communication; EAEEIE'13, Chania (Greece) 30-31 May 2013, Proc. 6 pages*
- [6] A. Friesel, J.M. Thiriet, T. Wards, H. Yahoui, O. Bonnaud, H. Fremont, M.J. Martins, Coordination and Alignment of Electrical and Information Engineering in European Higher Education Institutions, *Oral communication; ASEE'13 International Forum, Atlanta (USA) 23-26 June 2013, Proc. of ASEE'2013 (8 pages)*
- [7] O. Bonnaud and L. Fesquet, Innovating projects as a pedagogical strategy for the French network for education in microélectronics and nanotechnologies, *Oral communication; Proc. MSE'2013, Austin, Texas (USA), 2-3 June 2013, pp 5-8*
- [8] O. Bonnaud, Doctorates formats in France, *Oral presentation, European Symposium SEFI'2013, Leuven (Belgium), 16 September 2013*
- [9] G. Papadourakis, E. Christinaki, P. Hatzi, J.M. Thiriet, H. Yahoui, O. Bonnaud, A. Friesel, D. Sidibe, G. Tsigiotis, Clustering Analysis of Questionnaire for Ph.D. studies in Electrical and Information Engineering in Europe, *Oral communication; EAEEIE'13, Chania (Greece) 30-31 May 2013, Proc. 6 pages*

- [10] O. Bonnaud and L. Fesquet, Trends in Nanoelectronic Education. From FDSOI and FinFET Technologies to Circuit Design Specifications, *EWME 2014, Tallinn (Estonia), May, 2014, Proc. PS02_02_P0035n*
- [11] T. Mohammed-Brahim, J-M. Floc'h, O. de Sagazan, M. Harnois, C. Lebreton, O. Bonnaud, M-H. Jégu, Introduction of New Technologies in Secondary Schools in Brittany (France), *Oral communication; EWME 2014, Tallinn (Estonia), May, 2014, Proc. S04_03_P0036*
- [12] O. Bonnaud, L. Fesquet, A Prospective on Education of New Generations of devices in the FDSOI and FinFET Technologies: from the technological process to the Circuit Design Specifications, *Oral communication; SBMicro 2014, Aracaju (Brazil), 2-5 Sept 2014*
- [13] O. Bonnaud, L. Fesquet, P. Nouet, T. Mohammed-Brahim, FINMINA: a French national project to promote Innovation in Higher Education in Microelectronics and Nanotechnologies, *Oral communication; ITHET 2014 York, September 11-13 2014, Proc of ITHET'2014; <http://www.york.ac.uk/conferences/ithet2014/>*
- [14] G. Jacquemod, C. Peter, L. Hébrard, Mixed signal circuit design, Cadence User Conference, CDNLive EMEA, Munich, Germany, April 27-29, 2015
- [15] O. Bonnaud, L. Fesquet, Towards multidisciplinary for microelectronics education: a strategy of the French national network, *MSE'2015, Pittsburg-PA-USA, May 2015, Proc.: 978-1-4799-9915-6/15/\$31.00 ©2015 IEEE, 4 pages*
- [16] O. Bonnaud, Internationalization of a Chinese Bachelor in Microelectronics: a Way to Answer to the Future Economic Needs. Oral communication, Best paper award, *Proc. of EAEEIE 2015, Copenhagen (Denmark), 1-3 July, 2015, 6 pages*
- [17] O. Bonnaud, L. Fesquet, Towards multidisciplinary for microelectronics education: a strategy of the French national network, *MSE'2015, Pittsburg-PA-USA, May 2015, Proc.: 978-1-4799-9915-6/15/\$31.00 ©2015 IEEE, 4 pages (2015)*
- [18] O. Bonnaud, L. Fesquet, Communicating and Smart Objects: multidisciplinary topics for the innovative education in microelectronics and its applications, *Oral communication, ITHET 2015, June 11-13 Lisboa (Portugal), Pages: 1 - 5, DOI: 10.1109/ITHET.2015.7217961 (2015)*
- [19] O. Bonnaud, Difference of pedagogical approaches for Chinese and French master students in a French-Chinese microelectronics joint master diploma, *Oral communication, ITHET 2015, June 11-13 Lisboa (Portugal), Pages: 1 - 4, DOI: 10.1109/ITHET.2015.7217962 (2015)*
- [20] O. Bonnaud, Internationalization of a Chinese Bachelor in Microelectronics: a Way to Answer to the Future Economic Needs. Oral communication, Best paper award, *Proc. of EAEEIE 2015 (European Association for Education in Electrical and Information Engineering), Copenhagen (Denmark), 1-3 July, 6 pages (2015)*
- [21] O. Bonnaud and X. Zhong, Adaptation of the Pedagogical Approaches for master students in Microelectronics in the Frame of a French-Chinese Joint Program, *Oral communication, Proc. of SBMicro 2015 (Microelectronics Brazilian Society), Salvador de Bahia (Brazil), 1-4 Sep, 2015, Pp 4 pages, 10.1109/SBMicro.2015.7298143*
- [22] O. Bonnaud, Lei Wei, A Way to Introduce Innovative Approach in the Field of Microelectronics and Nanotechnologies in the Chinese Education System. Oral presentation, *Proc. of ICATI'2016, 30 June-3 July, 2016 Bali (Indonesia).*
- [23] B. Pradarelli, P. Nouet, L. Latorre, « Industrial Test Project Oriented Education », *Proc. of EDUCON'2016, Global Engineering Education Conference, Abu Dhabi, United Arab Emirates. IEEE, 2016, 11th-13th April, p119-124.*
- [24] O. Bonnaud, Lei Wei, Adaptation of the pedagogy in China towards innovation in Microelectronics. Oral presentation, *EduInnov'2016 (Education and Innovation), Hangzhou (China), 24-25 April 2016*
- [25] G. Jacquemod, Z. Wei, P. Lorenzini & Y. Leduc, «New Design using UTBB FDSO Technology», CDNLive EMEA, Munich (Germany), 2-4 May 2016
- [26] M. Madec, A. Rezgui, Y. Gendrault, E. Rosati, F. Pêcheux, CH. Lallement, J. Haiech, «Application of Electrical design automation in biological context», Academic Track Best Paper Award, *CDNLive EMEA, Munich (Germany), 2-4 May 2016*
- [27] O. Bonnaud and L. Fesquet, Practice in microelectronics education as a mandatory complement to the future numeric-based pedagogy: a strategy of the French national network. Oral presentation, *EWME'2016, Southampton (UK), 11-13 June 2016, Pp: 1-8, DOI: 10.1109/EWME.2016.7496460 Publisher: IEEE*

- [28] G. Jacquemod, Z. Wei, Y. Leduc & C. Jacquemod, New QVCO Design using UTBB FDSO Technology, Oral presentation, *EWME'2016, Southampton (UK), 11-13 May 2016, Pp: 1-4, DOI: 10.1109/EWME.2016.7496477, Publisher: IEEE*
- [29] F. Bruguier, P. Benoit, L. Torres, L. Bossuet, Hardware security: From concept to application, *EWME'2016, Southampton (UK), 11-13 May 2016, Pp: 1-6, DOI: 10.1109/EWME.2016.7496483, Publisher: IEEE*
- [30] B. Pradarelli, P. Nouet, L. Latorre, Per Peers Learning Educational Approach to Teach Industrial Test to Undergraduate Students, *EWME'2016, Southampton (UK), 11-13 May 2016, Pp: 1-6, DOI: 10.1109/EWME.2016.7496485, Publisher: IEEE*
- [31] O. Bonnaud, Lei Wei, A Way to Introduce Innovative Approach in the Field of Microelectronics and Nanotechnologies in the Chinese Education System. *Oral presentation, ICATI'2016, Bali (Indonesia), 30-June 3 July 2016*
- [32] O. Bonnaud, L. Fesquet, Practice in microelectronics education as a mandatory complement to the future numeric-based pedagogy: a strategy of the French national network Innovation in Higher Education: specificity of the microelectronics field. *Oral presentation, SBMicro'2016, Belo Horizonte (MG - Brasil), 1-5 Sept. 2016*
- [33] O. Bonnaud, L. Fesquet, MOOC and the Practice in electrical and information engineering: complementary approaches. Oral presentation, *ITHET'2016, Istanbul (Turkey), 8-10 September DOI: 10.1109/ITHET.2016.7760732, 2016, Pages: 1 – 4*
- [34] O. Bonnaud, Lei Wei, Towards Innovation in microelectronics in the Chinese educational system, Oral presentation, *ITHET'2016, Istanbul (Turkey), 8-10 September 2016, DOI: 10.1109/ITHET.2016.7760731, Pages: 1 – 4*
- [35] M. Respaud, O. Bonnaud, GIP-CNFM network and several example of activities, *Oral presentation, IEEE NMDC'2016, Toulouse, 10 octobre 2016*
- [36] O. Bonnaud, L. Fesquet, Innovative practice in the French microelectronics education targeting the industrial needs, *Oral presentation in Proc. MSE'2017, May 11th, 2017, Banff (Alberta-Canada)*
- [37] O. Bonnaud, Y. Danto, Yinghui Kuang, Li Yuan, International pedagogic approach for Chinese Honors Bachelor students: awareness to innovation in the field of electrical and information engineering, *Oral presentation Proc. of at EAEEIE'2017, 7th June 2017, Grenoble, (France)*
- [38] O. Bonnaud, A. Bsiesy, L. Fesquet, B. Pradarelli, IDEFI-FINMINA: a French educative project for the awareness, innovation and multidisciplinary in microelectronics, *Oral presentation, Proc. of EAEEIE'2017, 7th June 2017, Grenoble, (France)*
- [39] O. Bonnaud, Y. Danto, Yinghui Kuang, Li Yuan, International flipped class for Chinese Honors Bachelor students in the frame of multidisciplinary fields: reliability and microelectronics, *Oral presentation, Proc. of Intern. Confer. on Advanced Technology Innovation 2017 (ICATI'2017), Samui Island, (Thailand), June 25th, pp. 12, 2017)*
- [40] A. Friesel, H. Yahoui, O. Bonnaud, A. Ward, J.M. Thiriet, "Developing successful partnerships in Electrical and Information Engineering Education (EIE) with EU-programs", *Oral presentation, ASEE International Forum 2017, June 28th, 2017, Columbus (OH, USA). Proc. <https://peer.asee.org/29281>, 7 pages*
- [41] O. Bonnaud, Increasingly needs of practice and know-how in Higher Education in the new Information Technology environment: Case of the microelectronics and nanotechnologies, *Oral presentation, ITHET'2017, Ohrid (Macedonia), 10-12 July 2017, Proc. DOI 10.1109/ITHET.2017.8067785*
- [42] O. Bonnaud, New challenges for higher education in the microelectronics field, *Oral presentation, in Proc. of 10th annual International Conference of Education, Research and Innovation 2017, Sevilla (Spain), 16-18 Nov. 2017, doi: 10.21125/iceri.2017.2036, pp. 7666-7675, 2017*
- [43] O. Bonnaud, Introduction of the multidisciplinary know-how of the French national training network to contribute to the evolution of microelectronic technologies towards connected objects. *Oral presentation, ITHET'2018, Faro (Portugal), 25-29 April 2018, in IEEEExplore Proc., 4 pages, to be published*
- [44] O. Bonnaud, New Vision in Microelectronics Education: Smart e-Learning and Know-how, a Complementary Approach. *Oral presentation, KES-SEEL2018, Gold Coast (Australia), 20-23 June 2018*
- [45] O. Bonnaud and L. Fesquet, Innovation for education on Internet of things, *Oral presentation, International Conference on Advanced Technology Innovation ICATI 2018, 27-30 June 2018, Karbi (Thailand), Proc. of Engineering and Technology Innovation, PETI, to be published*

Nationales

- [1] O. Bonnaud, Initiative d'Excellence : IDEFI-FINMINA, Présentation orale, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [2] A. Bsiesy, Nano-Innov, NanoEcole, Présentation orale, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [3] G. Wantz, L. Vignau, P. Tardy, S. Chambon, L. Hirsch, Electronique Organique à Bordeaux: de la recherche à l'enseignement, Présentation orale, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [4] H. Happy, Electronique haute fréquence (domaine du GHz) sur substrat souple: Les différentes approches, Présentation orale, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [5] T. Mohammed-Brahim, Electronique silicium, Présentation orale, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [6] L. Torres Conception des SoC, défis et opportunités, Présentation orale, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [7] E. Sicard, A. Boyer, Retour d'expérience d'une formation Eurodots en compatibilité, électromagnétique des circuits intégrés, Poster, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [8] F. Gessinn, *et al.*, Nouvelles formations pour doctorants et post-doctorants accréditées par le programme européen EURODOTS, Poster, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [9] F. Papillon, E. Excoffon, E. Martinet, A. Bsiesy, J. Chevrier, Nano@School : une initiative grenobloise innovante qui place les nanosciences & nanotechnologies au cœur des interrogations des lycéens et de leurs professeurs, Poster, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [10] F. Dubreuil, A. Baudrant, Ch. Rambaud, F. Marchi, Formation initiale des Enseignants de Physique-Chimie : l'Ouverture aux Nanosciences & Nanotechnologies, Poster, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [11] H. Sellier, E. Planus, F. Dubois, L. Lévy, I. Gautier-Luneau, Ph. Peyla, F. Marchi, Formation en Nanosciences et Nanotechnologies : Vers une "vraie" interdisciplinarité ?, Poster, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [12] H. Sellier, S. Le Denmat, H. Bea, F. Marchi, J. Chevrier, A. Bsiesy, Travaux Pratiques "Nanomagnétisme et Microscopie de Force Magnétique, Poster, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [13] H. Cazin d'Honincthun, S. Held, S. Retailleau, Actions de sensibilisation aux nanotechnologies Nano-Ecole IdF, Poster, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [14] O. de Sagazan, E. Jacques, M. Harnois, Ch. Lebreton, T. Mohammed-Brahim, Actions de sensibilisation aux nanosciences et nanotechnologies, Poster, JPCNFM'2012, Saint-Malo, 28-30 Novembre 2012
- [15] O. Bonnaud, La stratégie de projets innovants au sein de la coordination nationale pour la formation en microélectronique et aux nanotechnologies, CETSIS 2013, Caen (France), 20-22 mars 2013
- [16] H. Cazin, Actions de sensibilisation aux nanotechnologies Nano-Ecole IdF, CETSIS 2013, Caen (France), 20-22 mars 2013
- [17] B. Pradarelli, P. Nouet, Approche mutualisée du CNFM pour l'enseignement du test industriel de circuits intégrés, CETSIS 2013, Caen (France), 20-22 mars 2013
- [18] V. Mahout, La conception orientée objet au secours de la programmation de microcontrôleur ou inversement, CETSIS 2013, Caen (France), 20-22 mars 2013
- [19] B. Allard, Formation par projet et opportunité d'accès à de ressources pédagogiques, CETSIS 2013, Caen (France), 20-22 mars 2013
- [20] O. Bonnaud, P. Nouet, Coordination Nationale pour la Formation en Microélectronique et en nanotechnologies : stratégie de projets innovants au service des entreprises – Guichet National de Formation Continue, Poster, Salon ENOVA Grand Ouest, 27-28 Mars 2013
- [21] O. Bonnaud, Le point sur les compétences et le recrutement dans l'enseignement supérieur dans le domaine des micro- et nano-électroniques, Présentation orale invitée. Journées Nationales du Réseau Doctoral Microélectronique, Grenoble, 10-12 juin 2013
- [22] O. Bonnaud, Le réseau national de formation CNFM dans le contexte de la microélectronique vers la nanoélectronique, Présentation invitée, Salon ENOVA, 12-13 février 2014, Lyon (France)

- [23] B. Allard, Les composants passifs et l'intégration, Présentation invitée, *Salon ENOVA, 12-13 février 2014, Lyon (France)*
- [24] H. Happy, L'électronique haute fréquence sur substrat souple, Présentation invitée, *Salon ENOVA, 12-13 février 2014, Lyon (France)*
- [25] B. Pradarelli, La formation tout au long de la vie dans le cadre du réseau CNFM, Présentation invitée, *Salon ENOVA, 12-13 février 2014, Lyon (France)*
- [26] T. Mohammed-Brahim, L'électronique sur substrat souple, Présentation invitée, *Salon ENOVA, 12-13 février 2014, Lyon (France)*
- [27] O. Bonnaud, Quels enseignements pour l'électronique souple ?, *Table ronde. Journées EEA, Lille, 20-21 octobre 2014*
- [28] B. Pradarelli, L. Latorre, L. Torres, P. Nouet, Une expérience de pédagogie par projet pour la formation au test industriel, *Actes du 11ème colloque CETISIS, 27-29 Octobre 2014, Besançon, France, pp359-364.*
- [29] O. Bonnaud, Le projet FINMINA du GIP-CNFM : actions innovantes et de sensibilisation des jeunes, Présentation orale, *JPCNFM'2014, Saint-Malo, 19 Novembre 2014*
- [30] E. Excoffon et M.-H. Jégu, Rôle des rectorats dans nano@school et FINMINA. Présentation orale, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [31] J.-M. Floc'h, Les actions envers les lycéens dans FINMINA. Présentation orale, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [32] L. Fesquet, Les actions innovantes dans FINMINA, Présentation orale, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [33] B. Pradarelli, Guichet national de formation continue dans FINMINA, Présentation orale, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [34] A. Bsiesy, Actions internationales dans FINMINA Présentation orale, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [35] L. Torres, P. Benoit, F. Bruguier, Sécurité numérique et systèmes sur puce, Présentation orale, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [36] Ph. Lombard, M. Cabrera, Formation plastronique. Techniques de réalisation, d'intégration et d'interconnexion de circuits électroniques : THT, CMS et 3D-MID, Présentation orale, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [37] S. Sahin, H. Bevilacqua, O. El Fatayri, G. Fauxpoint, 2D Graphics Accelerator for a "Portable" Game Console, Présentation orale, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [38] H. Debeda, L. Fadel-Taris, I. Favre, Vers l'électronique imprimée à l'IMS Bordeaux - plateforme technologique TAMIS (Technologie Alternative aux Microsystèmes Silicium), Présentation orale, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [39] M. Harnois, E. Jacques, T. Mohammed-Brahim, Initiation à la technologie d'impression jet d'encre : Réalisation de jauges de contraintes organiques sur papier, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [40] E. Jacques, M. Harnois, F. Jégousse, T. Mohammed-Brahim, TP Eurodots : Silicium microcristallin et Semiconducteur organique : Quel matériau pour l'électronique flexible ?, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [41] Q. Rafhay, A. Cros, I. Pheng, L. Vincent, A. Bsiesy, Nouveau TP de Caractérisation électrique. Comparaison des effets de canaux courts entre les technologies MOSFET FDSOI et MOSFET bulk, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [42] N. Lidgi-Guigui, J. Solard, M. Chakroun, Ph. Djemia, F. Tetard, A. Fischer, Nanoparticules : de la synthèse au dépôt contrôlé, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [43] M. Respaud, Capteurs de gaz à nanoparticules de WO₃, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [44] M. Respaud, Premiers pas vers la fabrication de SOI, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*

- [45] H. Hallil, P. Bahoumina, O. Tamarin, C. Dejous, D. Rebiere, Conception et simulation d'un micro-capteur à ondes de Love par éléments finis, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [46] F. Bruguier, P. Benoit, L. Torres et P. Nouet, Formation en Sécurité Numérique : Théorie et Mise en pratique sous forme de Stage Technologique, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014, Actes des journées pp 1-6*
- [47] C. Jacquemod, B. Nicolle, Ph. Lorenzini, S. Meillère, Ph. Pannier, G. Jacquemod, Réseaux de Capteurs Sans Fil pour Bâtiments Intelligents Projet CoCoE, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [48] J.-M. Floc'h, S. Avrillon, T. Mohamed Brahim, Formation et sensibilisation des élèves et professeurs de lycée de l'académie de Rennes aux télécommunications, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [49] Ph. Benabes, C. Lelandais-Perrault, F. Vinci, L. Bourgois, E. Avignon, F. Trélin, Enseignement de la microélectronique à Supélec : Bilan de la pédagogie mise en place en 2012, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [50] S. Jovanovic, Y. Berviller, H. Rabah, S. Weber, Conception d'opérateurs arithmétiques et leur intégration dans un chemin de données en technologie CMOS 0.35um, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [51] A. Exertier, L. Babadjian, L. Sevely, Cellules de bibliothèque numériques, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [52] L. Babadjian, Propriétés de l'amplificateur à 1 transistor NMOS, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [53] S. Bilavarn, Linux Embarqué – Développement de pilotes périphériques, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [54] F. Mieveville, D. Navarro, L. Carre, Fablab et DIY : de nouvelles voies pour l'enseignement de l'électronique?, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [55] B. Allard, J. Verdier, Xuefang Lin-Shi, "Atelier sur la gestion d'énergie autour de micro-générateurs", Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [56] M. A. García Pérez, Y. Leduc, F. Ferrero, Ré-imaginons les travaux pratiques pour la formation ingénieurs en électronique, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [57] S. Meillère, F. Ferrero, Ph. Pannier, G. Jacquemod, Réseaux de Capteurs Intelligents RECAIN / WSN, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [58] A. Rezgui, M. Madec, N. Dumas, S. Guiton, Ch. Lallement, L. Hebrard, J. Haiech, F. Rufi, Environnement de modélisation et de simulation pour la conception des laboratoires sur puces, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [59] S. Jovanovic, Y. Berviller, H. Rabah, S. Weber, Conception de MPSoC reconfigurable dynamiquement à base de réseau sur puce, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [60] Ph. Jean, A. Dandache, F. Monteiro, Etude et réalisation d'une chaîne de transmission DVB-T, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [61] A. Ayissi Mang, J. Geer, S. Guillier, V. Houchouas, G. Labaigt, A. Lanconnier, T. Lalevée, Q. Lévêque, F. Nouvel, Conception d'un objet musical connecté : l'Enceinte intelligente, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [62] L. Fesquet, K. Morin-Allory, R. Rolland-Girod, Contrôle autonome d'un micro-drone par caméra externe, Poster, *JPCNFM'2014, Saint-Malo, 19-21 Novembre 2014*
- [63] P. Benoit, "Sécurité numérique des objets connectés", Présentation orale, *Journée Cap'tronic : Logiciel et systèmes embarqués, Montpellier, France, 25 novembre 2014*
- [64] F. Bruguier, "Sécurité numérique : cas des objets connectés", Les matinales de l'embarqué, Présentation orale, *Salon ENOVA Toulouse, Toulouse, France, 11 mars 2015*
- [65] B. Pradarelli, L. Latorre, P. Nouet, "Une pédagogie par projet pour des étudiants acteurs et auteurs de leur apprentissage " *Actes du 8ème Colloque QPES 17-19 Juin 2015, Brest, France ISBN 978 - 2 - 9553298 - 0 - 1, pp378-384*

- [66] O. Bonnaud, L. Fesquet, B. Pradarelli, Les formations initiales et continues en microélectronique et nanotechnologies au service de l'industrie électronique, *JRE'2015, Caen, 5 Novembre 2015*
- [67] O. Bonnaud, L. Fesquet, B. Pradarelli, Le rôle du GIP-CNFM dans la formation de cadres des entreprises de la micro-électronique. *JRE'2016, Grenoble, 22 Mars 2016*
- [68] O. Bonnaud, B. Pradarelli, Formations innovantes en microélectronique et en nanotechnologies. *Poster, JIPES'2016, Paris le 31 Mars 2016*
- [69] O. Bonnaud, L. Fesquet, B. Pradarelli, Le rôle du GIP-CNFM dans la formation de cadres des entreprises de la microélectronique. *JRE'2016, Paris-Orsay, Gif-sur-Yvette, 19 Mai 2016*
- [70] B. Pradarelli, O. Bonnaud, Formation tout au long de la vie en Microélectronique et en Nanotechnologies dans le réseau GIP-CNFM. *Poster, JIPES'2016, Paris le 31 Mars 2016*

Les présentations orales suivantes ont été effectuées aux JNRDM'2016 à Toulouse, du 11 au 13 mai 2016. Les articles sont accessibles dans les actes sur le site <http://www.cnfm.fr>

- [71] Th. Sohier - Vers des microsystèmes en technologie titane pour applications médicales
- [72] G. Arribarat - Approche IRM multimodale du tronc cérébral
- [73] B. Hajjine - Conception, réalisation et caractérisation d'un patch électronique pour la surveillance des personnes âgées et dépendantes
- [74] B. Vysotskyi - Microsystem for Electrostatic Energy Harvesting with Frequency-up effect for Biomedical applications
- [75] A. Valery - ACOM-TEM : potentiel et limites de caractérisation de la microstructure des matériaux de la microélectronique
- [76] S. Mhedbi - Transistors HEMT AlGaIn/GaN flexibles
- [77] P. Roumanille - Matériaux innovants sans plomb pour l'assemblage de composants électroniques à basse température
- [78] M. Wu - Etude de Matériaux getter pour le packaging de résonateur en quartz
- [79] L. Gaben - Stacked NW-FET : l'évolution naturelle du FinFET
- [80] B. Blondel - Diodes électroluminescentes organiques à base de [Pt(II)(di-tert-butylSalophen)]
- [81] L. Digianantonio - Jauges de contrainte à nanoparticules : étude de l'influence de l'humidité par des caractérisations électromécaniques couplées à de la diffusion de rayons X
- [82] Ch. Rebora - Mémoire de type CBRAM basée sur un électrolyte de GeS par sulfuration d'une couche d'Ag sous PVD
- [83] D. Diab - Modèle analytique pour la récupération d'énergie vibratoire d'un capteur sphérique
- [84] A. Rendon - Conception et optimisation d'un générateur piézoélectrique à déclenchement thermomagnétique
- [85] F. Itoua Engoti - Optimisation d'un réseau Zigbee de diagnostic énergétique pour la gestion intelligente d'un bâtiment
- [86] A. Traore - Caractérisation du canal de propagation dans le contexte d'usine du futur
- [87] R. Marinho - Conception d'un LNA à 60GHz en technologie BiCMOS SiGe:C 0,25um
- [88] D. Nicolas - Antenne RF accordable en fréquence par l'intermédiaire de condensateurs variables en technologie CMOS SOI
- [89] F. Torres - 5G : Tendances et Perspectives pour la Conception d'Amplificateurs de Puissance
- [90] S.A.K. Kahil - Banc de caractérisation en linéarité de composants actifs par des mesures multitons innovantes : application aux HEMTs GaN
- [91] N. Andrianjohany - Méthodologie de prédiction multi-échelle pour l'évaluation et le durcissement des circuits intégrés complexes face aux événements singuliers d'origine radiative
- [92] N. Courjault - Synthèse de techniques non-destructives de localisation de défauts électriques dans les systèmes et composants électroniques

- [93] G. Gourlat - Conception d'architecture massivement parallèle pour la lecture de résonateurs électromécaniques nanométriques
- [94] D. Patel - Innovative Test Techniques for Advanced Technology Nodes
- [95] S. Bourzgui - Optimisation d'un modèle statistique d'empilement des matériaux diélectriques pour la mesure indirecte par réflectométrie spectroscopique des étapes avant et après polissage des caissons d'isolation
- [96] L. Thomas - Nano-commutateurs optoélectroniques à base de molécules photo-commutables
- [97] Th. Rousselin - Synergie entre vieillissement et sensibilité au rayonnement solaire des technologies CMOS nanométriques
- [98] L. Osberger - Modélisation 3D d'un capteur de champ magnétique : le CHOPFET
- [99] M. Coumba Faye - Système de récupération d'énergie et de communication « Low Power » RF : Cas de la NFC
- [100] M. Rammal - Caractérisation des couches minces ferroélectriques pour la réalisation des dispositifs agiles en fréquence
- [101] A. Capitaine - Analyse des pertes d'un flyback en mode de conduction discontinue pour la récupération d'énergie de piles microbienne
- [102] B. Davier - Etude théorique des propriétés thermoélectriques de nanofils en Ge polyphasé
- [103] E. Fletrin - Génération et propagation du bruit d'un SMPS
- [104] A. Malou - Stability analysis of a non-inverting Buck-Boost converter
- [105] M. France-Pillois - Support matériel reposant sur les réseaux sur puce pour l'optimisation des synchronisations interprocessus dans les systèmes manycores
- [106] A. Haloua - Etude de la faisabilité d'un système de communications ultra-large bande asynchrone pour réseaux de capteurs
- [107] R. Berges - Développement d'un récupérateur d'énergie bi-fréquences et transfert de puissance sans fil
- [108] T. Lin - Conception et simulation d'un réflectomètre six-port ultra large bande
- [109] E. Tetsi - Auto-assemblage de nanoparticules de $Ba_{1-x}Sr_xTiO_3$
- [110] O. Lefebvre - Développement d'un « lab-on-chip » innovant basé sur le contrôle de nanoparticules magnétiques à l'aide de microbobine intégré
- [111] D. Morillon - Etude et développement de transistors haute tension et de cellules mémoires non volatiles compatibles en 28nm FDSOI
- [112] A. Kachroudi - Etude des propriétés piézoélectriques d'un matériau piézo-électret polymère pour micro-capteurs de vibrations mécanique
- [113] M. Ridaoui - Réalisation de structures MIS sur InGaAs par dépôt PECVD du nitrure de silicium (Si_3N_4)
- [114] A. Agnaou Achahour - Mesure du bruit BF de couches minces de ZnO codopé Mo et In
- [115] S. Azaizia - Contrôle du temps et développement de transistors haute-tension et de cellules mémoires non volatiles compatibles en 28nm FDSOI
- [116] Y. Desmet - Photoconducteur à cavité résonnante pour l'échantillonnage optoélectronique de signaux hyperfréquences
- [117] A. Al Youssef - Étude par simulation TCAD des effets design et température d'un inverseur CMOS sur la sensibilité Latchup
- [118] A. Abdallaoui Ismail - Compatibilité électromagnétiques des circuits multicouches multiconducteurs utilisant la méthode FDTD en 3D
- [119] A. Verdier - Amplificateur Optique à Semi-conducteurs de Puissance à très large Bande Passante
- [120] M. Guiltat - Développement d'une plateforme de simulation pour les procédés en phase vapeur des nanotechnologies : application au dépôt de CuO sur Al(111)

Les présentations "poster" suivantes ont été effectuées aux JNRDM'2016 à Toulouse, du 11 au 13 mai 2016. Les articles sont accessibles dans les actes sur le site <http://www.cnfm.fr>

- [121] A. Casanova - Développement d'une plateforme de détection pour l'interfaçage intra-neuronale à l'échelle de la cellule unique
- [122] I. Wali - Towards an Open Source Fault Injection Tool for Reliability Assessment of VLSI Circuits & Systems
- [123] I. Papas - ADREAM : Bâtiment instrumenté et à énergie optimisée du LAAS-CNRS Simulation Energétique Dynamique en vue d'une gestion intelligente de l'énergie
- [124] L. Trinh Xuan - Transistors HEMT normally-off, normally-on compatibles de la technologie nitrure de gallium pour des applications de puissance hyperfréquence
- [125] K. Neuhaus - Conception d'un réseau LVDC à base de sources d'énergie photovoltaïque et de plusieurs types d'éléments de stockage électrochimiques
- [126] A. Vandevorde - Evaluation de l'impact environnemental du cycle de vie de systèmes d'éclairage
- [127] A. Favard - Sélectivité des multi-capteurs pour la détection des BTEX
- [128] O. Lazar - Identification et analyse des mécanismes de dégradation de grille dans les transistors à grande bande interdite AlGaIn / GaN
- [129] Y. Belaïzi - Détection de luminosité par tag RFID UHF passif
- [130] R. Malbec - Laboratoire sur puce intégrant préparation d'échantillon et détection de biomarqueurs cancéreux dans le plasma sanguin
- [131] J. Dulout - Dimensionnement multi-objectif d'une association batterie – supercondensateur pour une application photovoltaïque
- [132] A. Lale - Analyse de l'approche "3-puce" pour l'intégration de convertisseur multi-phasé
- [133] B. Durand - Détection de gaz à l'aide de réseaux verticaux de nanofils de silicium
- [134] E. Chabchoub - Référence de tension bandgap en technologie SOI à faible dérive sur une large gamme de température
- [135] D. Boudier - Étude du bruit électrique basse fréquence dans des FinFETs n et p à triple grille sub-10 nm
- [136] A. Touati - Exploring the Impact of Functional Test Programs Re-Used for At-Speed Testing
- [137] G. Marti - Electromigration: Multiphysics Model and Experimental Calibration
- [138] Q. Zhang - Integration of a miniaturized electronic interface for a lab-on-a-chip bearing micro-fluidic transistors
- [139] K. Daffe - Développement d'une plate-forme hyperfréquence pour la métrologie de nano-dispositifs
- [140] M. Hannachi - Architecture Reconfigurable Dynamiquement pour la mise en œuvre d'un DCT de taille variable
- [141] A.-L. Lebaudy - Analyse des déformations et contraintes au sein d'un assemblage électronique
- [142] W. Liu - High performance thin film transistor with Su8 gate insulators
- [143] A. Nocua - A Hybrid Power Modeling Approach To Improve High-Level Power Characterization
- [144] A. Rodriguez - Dégradation singulière de cellules SDRAM sous contrainte radiative
- [145] B. Ramos - Optimisation des tensions d'alimentations de transistors organiques via déposition de matériaux ferroélectriques
- [146] M. Pastorek - Ultra Thin Body InAs with raised S/D contacts for future high performance CMOS applications
- [147] P. Prache - Couplage fort de capteurs M/NEMS résonants : rejet de la dérive thermique
- [148] H. Zaoui - Améliorer la compréhension des transports de chaleur dans les matériaux nano-structurés par l'investigation de la conductivité thermique des nanofils de silicium
- [149] I. Ghorbel - Conception et optimisation des oscillateurs à 2.5 GHz à très faible consommation de puissance

- [150] O. Aureliano Roloff - Analysis of granularity for automatic biasing control in FDSOI technology with low-voltage supply
- [151] A. Wei - Auto-Polarisation de la Grille Arrière pour Auto-Calibration de Cellules Analogiques et Mixtes en Technologie UTBB FDSOI
- [152] N. Mallet - Développement de transistors MOS à grille entourante à base de nanofils verticaux de matériaux III-V.
- [153] R. Guillaume - Théorie des oscillateurs verrouillés par injection
- [154] F. El Mahboubi - Architecture de stockage adaptative
- [155] J. Choukroun - Etude théorique du transport électronique dans les empilements de matériaux 2D et les dispositifs associés
- [156] S. Bretin - Caractérisation de photodiodes UTC
- [157] M. Billet - Photoconducteurs en GaAs-BT fonctionnant à une longueur d'onde de 1550 nm, étude de cavités résonantes
- [158] E. Deng - Multi-Bit Non-Volatile Full Adder based on Spin Transfer Torque Magnetic Tunnel Junction
- [159] M. Deburghraeve - Analyse hyperfréquence de liquides hétérogènes
- [160] Th. Ferreira De Paiva Leite - QDI asynchronous circuits for low power applications: a comparative study in technology FD-SOI 28 nm
- [161] J.-J. Fagot - Développement de nouvelles architecture de sélecteurs pour mémoires non-volatiles embarquées dans des plateformes technologiques avancées 28nm
- [162] P. Payet - Imagerie en onde millimétrique avec un guide d'onde rectangulaire
- [163] D.H.N. Bui - Antenne multibande pour la récupération d'énergies sans fils
- [164] W. Aouimeur - Conception d'un doubleur de fréquence +4 dBm en technologie BiCMOS 55 nm en bande W
- [165] A. Gutierrez Galeano - SysML Modeling of Power Electronics Converters for Microgrid Applications
- [166] F. Escudie - Modélisation de système pour la prédiction de défaillances dues aux décharges électrostatiques
- [167] L. Cron - Évaluation des convertisseurs analogique numériques pour le secteur automobile
- [168] M. Adnan Addou - Evaluation de topologies d'inductances actives pour les récepteurs RF intégrés et reconfigurables
- [169] S. Lemette - Soudure hermétique Cu/Sn à basse température à base de films minces déposés par PVD à l'échelle du wafer
- [170] A. Tamra - Spectroscopie diélectrique de la cellule unique : suivi de l'électroporation irréversible
- [171] M. Hesse - Développement de mémoires non-volatiles embarquées pour les plateformes technologiques avancées 40nm et 28nm
- [172] R. Beges - Méthodologie d'analyse et de prédiction des défauts fonctionnels des circuits intégrés soumis à des agressions électriques transitoires
- [173] G. Wang - An overview of Spin Field Effect Transistor (Spin-FET) and Logic Device Using Spin-FET
- [174] F. Olivier - Extraction lumineuse de micro-LED GaN disposées en matrice 2D pour micro-écrans
- [175] A. Wicaksana - Validation automatique d'une méthode de migration des tâches sur la plateforme Zynq
- [176] W. Chen - Optimisation d'un micro-capteur dédié à la spectroscopie diélectrique hyperfréquence de cellule biologique individuelle
- [177] A. Apedjinou - Méthode de caractérisation de matériaux : extraction de paramètres
- [178] A. Michard - Les challenges de l'intégration monolithique et hybride pour la photonique sur silicium
- [179] Z. Iskandar - Conception d'un déphaseur en bande millimétrique basé sur des lignes couplées à ondes lentes en technologie BiCMOS 55 nm
- [180] Y. Talbi - Conception d'un système transdermique intelligent pour délivrer des médicaments.

- [181] O. Bonnaud, Le GIP-CNFM : présentation, stratégie et évolutions, *Journées Électroniques EEA'2016*, Marseille, 3-4 Novembre 2016

Les présentations "orales" suivantes ont été effectuées aux JPCNFM'2016 à Montpellier, du 29 novembre au 1er Décembre 2016. Les articles sont accessibles dans les actes ISBN 2-9522395-6-8

- [182] B. Pradarelli, La formation tout au long de la vie en Microélectronique et en Nanotechnologies dans le cadre du réseau GIP-CNFM, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, O7, ISBN 2-9522395-6-8, pp.2-7, 2016*
- [183] H. Cazin d'Honincthun, Actions pédagogiques en nanosciences - Nano-Ecole IdF., *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, O10, ISBN 2-9522395-6-8, pp.8-9, 2016*
- [184] F. Bruguier, Enseignement de la sécurité numérique : de la sensibilisation à l'expertise, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, O11, ISBN 2-9522395-6-8, pp.18-23, 2016*
- [185] Ph. Celka, Apprentissage par mise en situation pour le module d'option « Etude de systèmes en science de l'ingénieur », *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, O12, ISBN 2-9522395-6-8, pp.24-28, 2016*
- [186] N. Brefuel, L'OMNT, un outil unique de veille critique et stratégique sur l'actualité des micro et nanotechnologies, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, O16, ISBN 2-9522395-6-8, pp.72-77, 2016*

Les présentations "poster" suivantes ont été effectuées aux JPCNFM'2016 à Montpellier, du 29 novembre au 1er Décembre 2016. Les articles sont accessibles dans les actes ISBN 2-9522395-6-8

- [187] C. Decroze, C. Menudier, Mise en œuvre de manipulations pédagogiques pour initier aux bases des systèmes de type RADAR, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P1, ISBN 2-9522395-6-8, pp.30-33, 2016*
- [188] P. Laurence, F. Romeuf, Travaux pratiques de capteurs et instrumentation : Vernis de connaissances indispensable à l'ingénieur, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P2, ISBN 2-9522395-6-8, pp.34-41, 2016*
- [189] T. Dubois *et al.*, Une "Mallette Scan Champ Proche" pour l'enseignement de la compatibilité électromagnétique, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P3, ISBN 2-9522395-6-8, pp.42-49, 2016*
- [190] F. Mieyeville, S. Le Beux, D. Navarro, L. Carrel, Fonctionnement interne d'un microprocesseur, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P4, ISBN 2-9522395-6-8, pp.50-53, 2016*
- [191] J.-M. Floc'h, S. Avrillon, T. Mohammed-Brahim, Formation des professeurs de lycée de l'académie de Rennes aux télécommunications, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P5, ISBN 2-9522395-6-8, pp.54-58, 2016*
- [192] F. Aubépart, Expérience pédagogique en Licence Professionnelle CONSePT de conception d'un système embarqué communicant utilisant le SoPC Zynq (Xilinx), *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P6, ISBN 2-9522395-6-8, pp.60-65, 2016*
- [193] P. Aygalinc, Introduction des systèmes Soc en DUT GEII, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P7, ISBN 2-9522395-6-8, pp.66-71, 2016*
- [194] M. Bonvalot, D. Constantin, J. Pointet, A. Bsiesy, Nouveaux Travaux Pratiques d'Elaboration et de Caractérisation de cellules mémoires résistives de type OxRAM, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P8, ISBN 2-9522395-6-8, pp.78, 2016*
- [195] V. Hoel, Th. Dargent, O. Vanbésien, H. Happy, Les étudiants du cursus Master Ingénierie (CMI) à la découverte des nouvelles technologies dans la salle blanche du CNFM de Lille PLFM, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P9, ISBN 2-9522395-6-8, pp.80-83, 2016*
- [196] O. de Sagazan *et al.* Tour d'horizon des possibilités du Silicium : de l'électronique aux dispositifs de récupération d'énergie, et capteurs micro-usinés, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P10, ISBN 2-9522395-6-8, pp.84-88, 2016*

- [197] J.-P. Landesman, L. Pichon, Manipulation de nanofils de silicium à partir de nano robots, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P11, ISBN 2-9522395-6-8, pp.90-93, 2016*
- [198] R. Tan *et al.*, Micro-supercapacité à base de carbone nano-poreux, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P12, ISBN 2-9522395-6-8, pp. 94-97, 2016*
- [199] Ch. Rouabhi *et al.*, Elaboration de couches minces de Silicium sur isolant (SOI), par le procédé Smart-Cut™ *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P13, ISBN 2-9522395-6-8, pp.98-100, 2016*
- [200] Ch. Rouabhi *et al.*, Capteur de gaz à base de nanoparticules : synthèse de nano-objets par voie chimique, intégration et caractérisation de capteurs élaborés en salle blanche, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P14, ISBN 2-9522395-6-8, pp.102-106, 2016*
- [201] Th. Nassiet *et al.*, Un "smart device" à base de capteur de gaz à nanoparticules, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P15, ISBN 2-9522395-6-8, pp.108-113, 2016*
- [202] F. Schwartz, N. Dumas, L. Hébrard, Régulation de débit d'un fluide dans un microcircuit fluidique, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P26, ISBN 2-9522395-6-8, pp.172-177, 2016*
- [203] N. Jolly *et al.*, Dispositifs microondes didactiques par impression 3D plastique, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P16, ISBN 2-9522395-6-8, pp.118-122, 2016*
- [204] S. Bourdel *et al.*, Nouveaux Travaux Pratiques de circuits intégrés RF depuis la conception jusqu'au test d'un front RF à 2,45GHz, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P17, ISBN 2-9522395-6-8, pp.124-125, 2016*
- [205] R. Rolland, M. Portolan, Mise en oeuvre d'un testeur numérique dans le cadre de projets d'étudiants, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P18, ISBN 2-9522395-6-8, pp.126-131, 2016*
- [206] E. Courdouan *et al.*, Générateur analogique chaotique intégré faible consommation, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P19, ISBN 2-9522395-6-8, pp.132-137, 2016*
- [207] P. Masson, F. Ferrero, F. Muller, G. Jacquemod, Electronique Analogique en PeiP dans le réseau Polytech, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P20, ISBN 2-9522395-6-8, pp.138-142, 2016*
- [208] S. Meillère, E. Benevent, Ph. Pannier, G. Jacquemod, Réseaux de Capteurs Intelligents RECAIN2, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P21, ISBN 2-9522395-6-8, pp.144-147, 2016*
- [209] Fabrice Monteiro, Abbas Dandache, Mouhamad Chehaitly MIGREST, Initiation à la conception d'éléments d'une chaîne de transmission numérique, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P22, ISBN 2-9522395-6-8, pp.148-153, 2016*
- [210] Mohamed Tabaa *et al.*, Initiation à la Conception et Réalisation d'un Réseau de Capteurs Intelligents, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P23, ISBN 2-9522395-6-8, pp. 154-158, 2016*
- [211] S. Jovanovic, Y. Berviller, S. Weber, Caractérisation d'une IP VHDL de réseau sur puce en SystemC, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P24, ISBN 2-9522395-6-8, pp. 160-164, 2016*
- [212] L. Hébrard, F. Schwartz, M. Madec, Conception de circuits intégrés analogiques : des architectures simples aux architectures à faible tension d'alimentation, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P25, ISBN 2-9522395-6-8, pp. 166-171, 2016*
- [213] F. Schwartz, N. Dumas, L. Hébrard, Régulation de débit d'un fluide dans un micro-circuit fluidique, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P26, ISBN 2-9522395-6-8, pp. 172-177, 2016*
- [214] S. Dupuis *et al.*, "Pong" en VHDL, *Proc. of 14th JPCNFM'2016, Montpellier, France, vol.14, P27, ISBN 2-9522395-6-8, pp. 178-182, 2016*
- [215] O. Bonnaud, Le GIP-CNFM pour répondre aux besoins des industriels du domaine, *JRE'2016, Sophia-Antipolis, 1er Décembre 2016*
- [216] B. Pradarelli, La Formation Continue, du réseau GIP-CNFM en Microélectronique et Nanotechnologies *JRE'2016, Sophia-Antipolis, 1er Décembre 2016*
- [217] O. Bonnaud, B. Pradarelli, S. Trubert, GIP-CNFM : efficacité d'une structure de formation à la microélectronique en Rhône-Alpes, *JRE'2017, Lyon, 1er Février 2017*
- [218] O. Bonnaud, B. Pradarelli, T. Mohammed-Brahim, GIP-CNFM : une structure de formation pour répondre aux besoins de l'industrie microélectronique, *JRE'2017, Nantes, 4 mai 2017*

Session poster n°1: Energie et Internet of Things

- [219] V. Ade Sugiawati : Thin Film Deposition of Positive Electrodes for All-Solid-State Li-ion Microbatteries Based on TiO₂ Nanotubes
- [220] A. Morel : Matrice capacitive pour récupération d'énergie vibratoire large bande
- [221] M. Drouaz : Les transformées temps -fréquence appliquées à la classification des charges électriques
- [222] S. Siouane : Service continuity of PV synchronous Buck/Buck-Boost converter with energy storage
- [223] M. Aymen Ben Ouanes : Récupérateur d'énergie vibratoire utilisant le doubleur de charges à contacteurs mécaniques
- [224] E. Calderon : Méthode basée sur les impédances pour la localisation de défauts d'arc série dans un réseau électrique domestique
- [225] Y. Zetong : Power MOSFET condition monitoring
- [226] Y. Wanderoild : Convertisseur DC/DC isolé conçu pour la haute température
- [227] L. Pace : Méthode de caractérisation de transistors de puissance GaN pour la conception des convertisseurs statiques hautes fréquences
- [228] S. Kamotesov : Transfert d'énergie par induction en technologie plastronique 3D MID
- [229] M. El-Khatib : Caractérisation électrique des MIS-HEMT à base de GaN utilisés pour la conversion d'énergie
- [230] O. Aureliano Rolloff : Bias Voltage Control Cells based on Negative and Positive Level Shifter Architecture in 28 nm FDSOI Technology
- [231] F. Challita : Les réseaux massifs : une solution pour la 5G ?
- [232] I. Diouf : Étude, réalisation et caractérisation d'un système de télécommunication térahertz
- [233] M. Hammoud : Réduction des lobes arrière d'une antenne sectorielle Wi-Fi
- [234] D. Morillon : High and medium voltage transistors for embedded non-volatile memories on 28nm FDSOI technology

Session poster n°2 : Capteurs et instrumentations médicale

- [235] J. Liu : Méthodologie de conception d'un LNA en technologie FDSOI 28nm basée sur les caractéristiques gm/ID
- [236] R. Alrammouz : Capteur d'ammoniac à base d'oxyde de graphène sur un papier poreux
- [237] A. Favard : Capteur WO₃ pour la détection de faibles concentrations de gaz TEX en présence d'humidité
- [238] A. Nogier : Imageur CMOS intégrant les fonctions de détection et de récupération d'énergie dans le pixel
- [239] D.-V. Nguyen : Conception d'une sonde pour la RMN portable
- [240] A. Meghit : Capteur capacitif intégré dans une couche d'oxyde d'aluminium anodique poreux
- [241] R. David : Conception d'un pilote de diode laser 100MHz, 1W pour capteurs d'image 3D basés sur la mesure indirecte du temps de vol des photons
- [242] E. De Roux : Detection and Characterization of the Fibrosis Induced by Active Cardiac Implant
- [243] A. Von Chong : Spectrophotometric Pulse Oximetry with a Buried Quad Junction Photodetector
- [244] M. Zahraoui : Effect of Planar Micro Coil Geometry on Magnetic Field
- [245] B. Lawson : Multicapteurs de gaz intégrés pour la détection du taux d'alcoolémie par la perspiration transdermique
- [246] S. Dutriex : Application de la RFID passive in vivo pour les dispositifs médicaux implantables : mesure capacitive de la force et piézoélectrique du rythme cardiaque
- [247] A. Luiz Alves De Araujo : Influence du routage des pistes de connexions sur la sensibilité de biocapteurs à matrice d'électrodes carrées

- [248] J. Xu : Impedance auto-tuning of ultrasonic transducer for non-invasive cancer treatment by High Intensity Focused Ultrasound (HIFU)
- [249] Q. Zhang : Lab-on-a-chip Bearing a Micro-fluidic Transistor for Surface State Biasing
- [250] B. Garlan : Magnetic detection structure for LOC immunoassays
- [251] F. Garcia Castro : Microsensors developed on flexible substrates for measurements on skin
- [252] J. Heymes : Design and characterization of pixelated needle probe for molecular neuroimaging on awake and freely moving rats
- [253] K. Malleron : Mesure de puissance d'un transducteur magnétoélectrique pour l'alimentation de dispositifs biomédicaux implantés
- [254] J. Zained : Développement d'un nouveau type de condensateur ajustable amagnétique RF haute tension pour l'IRM
- [255] M.-A. Zidane : Détection non invasive de la variation de la permittivité d'un milieu biologique
- [256] L. Werling : Pré-amplificateur RF pour sonde RMN sous 7T
- Session poster n°3 : Technologies émergentes
- [257] R. Desgarceaux : Réalisation de nano-cylindres et nano-cônes biréfringent pour expériences en pince optique angulaire
- [258] R. Monflier : Etude des défauts induits par recuit laser excimer sur silicium
- [259] L. Farouil : Propriétés structurelles et photophysiques du 3-hexylthiophène (P3HT) : études expérimentale et théorique combinées
- [260] K. Daffe : Développement d'une plate-forme hyperfréquence robotisée pour la métrologie de micro et nano-dispositifs
- [261] Q. Struss : Embedded Vapor Chamber in Microelectronics Devices
- [262] V. Renaud : Mécanismes de Gravure par Plasma Délocalisé NF₃/NH₃ sur SiN et SiO₂
- [263] Th. Cazimajou : Electrical Characterization of Percolating Si-Nanonet FET for sensing applications
- [264] L. Tillie : Caractérisation du temps de rétention de l'information pour les mémoires magnétiques STT-MRAM
- [265] T. Cerba : InAs/GaSb thin layers directly grown on nominal 300mm (001)-Si substrate by MOCVD for the fabrication of DSA-based InAs NWFET
- [266] R. Alhalabi : High Speed and High-Area Efficiency Non-Volatile Look-Up Table Design Based on Magnetic Tunnel Junction
- [267] Th. Haffner : Réalisation et caractérisation de nanofils Ge_xSn_{1-x} par CVD via le mécanisme VLS pour des applications très basse consommations
- [268] C. Pigot : Caractérisation et Modélisation compact DC d'états intermédiaires dans une Mémoire à Changement de Phase
- [269] A. K. Singh : Resistive Non Volatile Memories Characterization by Conductive Atomic Force Microscopy in Ultra High Vacuum
- [270] F. Cozette : Mesure de la température de transistors HEMTs AlGa_N/Ga_N en fonctionnement hyperfréquence
- [271] A. Bucamp : Croissance sélective de nanofils planaires d'InGaAs sur substrat d'InP par épitaxie par jets moléculaires
- [272] J. C. Azevedo Goncalves : Développement et méthodologie pour la mesure de bruit haute fréquence au-delà de 170 GHz
- [273] M. Samnoui : 45nm gate length HEMT-InP with f_{max} of 540GHz and f_T 430 GHz using a composite channel InGaAs/InAs/InGaAs
- [274] R. Rafael : Effet Piezo-Tunnel dans des jonctions Al/Al₂O₃/Al fabriquées par Atomic Layer Deposition
- [275] J. Zhou : Large influence of capping layers on tunnel magnetoresistance in magnetic tunnel junctions

- [276] E. Rosati : Verilog-A compact space-dependent model for biology
Session poster n°4 : Systèmes embarqués, Fiabilité, Technologie
- [277] M. A. Khelif : Man in the middle pour l'attaque par réplication sur le bus du PCIe
- [278] F. Cilici : Conception en vue du test d'un amplificateur de puissance à 60 GHz
- [279] M. Balmont : Fiabilité des composants enfouis dans un circuit électronique dans le secteur de l'automobile
- [280] Ch. Meyer : Neural network for ultra-low power and real time computation
- [281] Th. Kempf : 40nm Embedded Flash Memory Cell Fail Localization for Physical Analysis in 512kB testchip
- [282] H. D. Vu : A compact arc fault detection device based on FPGA
- [283] R. Zhao : CMOS Pixel Sensors with on-chip Neural Network
- [284] A. El-Hadbi : Sub-gate Resolution Time-to-Digital Converter based on a Self-timed Ring Oscillator
- [285] G. Patrigeon : Exploration of magnetic memory for ultra-low-power systems-on-chip
- [286] F. Ouattara : Magnetic Memory based True Random Number Generator
- [287] S. Aroulanda : Atomic Layer Etching de matériaux III-N
- [288] K. Yang : Low Temperature SiNWs Based Devices Fabrication for Flexible Electronic Applications
- [289] Z. Tao : Influence of the thermal annealing on the electrical stability of N-type C60 based Organic Thin Film Transistors
- [290] T. Son Nguyen : Elaboration d'électrodes de micro-supercondensateur sur substrat souple par la technique d'écriture laser directe
- [291] S. Azaizia : Temps de relaxation de spin des électrons dans les puits quantiques GaAsBi
- [292] P. Moritz : Développement et intégration de micro-aimants pour les MEMS à transduction électromagnétique
- [293] F. Stock : Croissance de couches de graphène par ablation laser (PLD) du carbone : application à la synthèse d'électrodes sur substrats transparents.
- [294] T. Turko : Amélioration du taux de comptage d'un système TCSPC
- [295] N. E. Boubiche : Formation of thin graphitic layers from Diamond-Like Carbon obtained by Pulse Laser Deposition and assisted by thermocatalytic treatments
- [296] O. Bonnaud, V. Hoel, H. Happy, B. Pradarelli, Efficacité d'une structure de formation à la micro-électronique en Hauts-de-France, *JRE'2017, Lille, 6 décembre 2017*

1.5. Réunions de réseaux, séminaires, interventions auprès de partenaires industriels

- [1] O. Bonnaud, Le CNFM en 2011 : Plus de 10 000 heures.personnes en formation, une grande avancée vers les formations innovantes et des projets d'ouvertures nationales et internationales, *Rapport d'activité SITELESC, Juin 2012*
- [2] O. Bonnaud, Des formations innovantes et de nouveaux projets nationaux et internationaux, *Commission Affaires Sociales du SITELESC, 24 octobre 2012*
- [3] O. Bonnaud, Introduction GIP CNFM : bilan de l'année, *Conseil d'Orientation du GIP-CNFM, Paris, 28 novembre 2012*
- [4] G. Matheron, M. Robert, Ph. Galy, R. Plana, O. Bonnaud, Stratégie de formation en liaison avec les besoins sociétaux, *Table Ronde, Conseil d'Orientation du GIP-CNFM, Paris, 28 novembre 2012*
- [5] O. Bonnaud, GIP CNFM : Coordination Nationale Pour la Formation à la Microélectronique et au Nanotechnologies, *Réunion C-Nano/CNFM/NanoEcole, Paris, 14 Février 2013*
- [6] O. Bonnaud, Bilan 2012 du GIP CNFM, Démarrage des formations innovantes et renouvellement des statuts, *AG du SITELESC, Paris, 23 avril 2013*

- [7] O. Bonnaud, Un peu plus de 11 000 étudiants pour près de 700 000 heures et une progression d'environ 15% sur les formations innovantes avec en outre des projets d'ouverture nationale et internationale. *Rapport d'activité SITELESC 2013, Juin 2013*
- [8] O. Bonnaud, L. Fesquet, G. Jacquemod, P. Nouet, FINMINA : Formations Innovantes en Micro-Electronique et Nanotechnologies, *Poster, Premier Colloque IDEFI, 10-12 décembre 2013, Paris*
- [9] O. Bonnaud *et al.*, FINMINA : Formations Innovantes en Micro-Electronique et Nanotechnologies, *Poster, Premier Colloque IDEFI, 10-12 décembre 2013, Paris*
- [10] O. Bonnaud, Bilan de l'activité pédagogique et innovante du GIP-CNFM, *Conseil d'Orientation 2013 du GIP-CNFM, Paris, 30 Janvier 2014*
- [11] O. Bonnaud, L. Fesquet, Les technologies du futur : FDSOI et FinFET, *Poster, Conseil d'Orientation 2013 du GIP-CNFM, Paris, 30 Janvier 2014*
- [12] O. Bonnaud, FINMINA : Formation INnovantes en MIcroélectronique et Nanotechnologies, *Poster, RUE'2014, Paris, Mars 2014*
- [13] O. Bonnaud, Le GIP-CNFM, *Présentation orale, ACSIEL, Paris, 10 juillet 2014*
- [14] O. Bonnaud, Les objets connectés dans la société du futur : nécessité d'une formation innovante, *Présentation orale, RUE'2015, Paris, 18-19 Mars 2015*
- [15] O. Bonnaud, FINMINA : Formation INnovantes en MIcroélectronique et Nanotechnologies, *Présentation orale au Forum IDEFI, RUE'2015, Paris, 18-19 Mars 2015*
- [16] G. Rizzo, O. Bonnaud, Innovation : L'innovation fondée sur les hautes technologies et la pluridisciplinarité, *Présentation orale, RUE'2015, Paris, 18-19 Mars 2015*
- [17] L. Torres, Qui a peur de la cybercriminalité ?, *Bar des sciences, Montpellier, France, 30 avril 2015*
- [18] O. Bonnaud, The French Higher Education systems and the specific formations for the best students in electrical and information engineering, *Seminar, SEU, Nanjing (China), 1st July 2015 New Campus) 300 students*
- [19] O. Bonnaud, Rencontre Thématique Inter-IDEFI ; Rennes, *Présentation-Animation de l'atelier renouvellement des Pratiques de formation, Rennes, 15-16 Oct. 2015*
- [20] E. Excoffon, O. Bonnaud, Initiative D'Excellence en Formations Innovantes Formation INnovante en MIcroélectronique et Nanotechnologies, *Présentation orale, Séminaire FINMINA- Journée Nouvelles Technologies dans les systèmes portables, Rennes, 19 Oct. 2015*
- [21] J.M. Floc'h, Antennes dans les objets connectés, *Présentation orale, Séminaire FINMINA- Journée Nouvelles Technologies dans les systèmes portables, Rennes, 19 Oct. 2015*
- [22] S. Avrillon, Communication sans fil, *Présentation orale, Séminaire FINMINA- Journée Nouvelles Technologies dans les systèmes portables, Rennes, 19 Oct. 2015*
- [23] O. de Sagazan, Electronique silicium, *Présentation orale, Séminaire FINMINA- Journée Nouvelles Technologies dans les systèmes portables, Rennes, 19 Oct. 2015*
- [24] E. Jacques, Electronique flexible, *Présentation orale, Séminaire FINMINA- Journée Nouvelles Technologies dans les systèmes portables, Rennes, 19 Oct. 2015*
- [25] P. Haessig, Problématiques de l'énergie dans les systèmes portables, *Présentation orale, Séminaire FINMINA- Journée Nouvelles Technologies dans les systèmes portables, Rennes, 19 Oct. 2015*
- [26] A. Mohammed-Brahim, Technologie sans contact : le NFC et son écosystème, *Présentation orale, Séminaire FINMINA- Journée Nouvelles Technologies dans les systèmes portables, Rennes, 19 Oct. 2015*
- [27] F. Le Bihan, Nouveaux biocapteurs, *Présentation orale, Séminaire FINMINA- Journée Nouvelles Technologies dans les systèmes portables, Rennes, 19 Oct. 2015*
- [28] O. Bonnaud, Bilan et perspectives du GIP-CNFM, *Présentation, Conseil d'orientation 2015, Paris 16 Janvier 2016*
- [29] F. Bruguier, Sécurité matérielle, défi des objets connectés, *Présentation orale, RUE'2016, Paris, 24-25 mars 2016*

- [30] O. Bonnaud, Le GIP-CNFM : réseau national de formation des cadres de l'industrie micro-électronique, *présentation au stand IDEFI, RUE'2016, Paris, 24-25 mars 2016*
- [31] O. Bonnaud, Formations innovantes en microélectronique et en nanotechnologies, *Poster et diaporama, JIPES, Paris 29-30 mars 2016*
- [32] F. Bruguier, O. Bonnaud, Plateforme SECNUM : Sécurité Numérique, *Poster et diaporama, JIPES, Paris 29-30 mars 2016*
- [33] B Pradarelli, Formation tout au long de la vie en Microélectronique et en Nanotechnologies dans le réseau GIP-CNFM, *Poster et diaporama, JIPES, Paris 29-30 mars 2016*
- [34] F. Bruguier, Training School on Trustworthy manufacturing and utilization of secure devices, *Leukerbad (Suisse), 17-22 April, 2016*
- [35] O. Bonnaud, Table ronde : Complémentarité des formations françaises et brésiliennes, quel modèle ?, *XIIème Forum BRAFITEC, Montpellier, 1-4 Juin 2016*
- [36] O. Bonnaud, Microelectronics and Nanotechnologies: engineering sciences at the heart of the connecting objects and of their applications, *Conference to Bachelor and Honors, Nanjing (China), October 2016 New Campus) 300 students*
- [37] O. Bonnaud, GIP-CNFM : Bilan du réseau et projet FINMINA 2015-2016, *Conseil d'orientation 2016, JPCNFM'2016, Montpellier, Nov. 2016*
- [38] O. Bonnaud, B. Pradarelli, S. Trubert, GIP-CNFM : structure de formation à la microélectronique pour répondre aux besoins des entreprises innovantes, *Commission Affaires Sociales ACSIEL, Paris, 21 mars 2017*
- [39] O. Bonnaud, GIP-CNFM : une stratégie de formation pour répondre aux besoins des entreprises, *Comité Stratégique ARCSIS, Rousset, 24 mars 2017*
- [40] O. Bonnaud, B. Pradarelli, Solutions formation à l'évolution de la filière : « Microélectronique et Objets connectés », *Matinale Formation Continue AMU, Marseille, 30 mars 2017*
- [41] O. Bonnaud, GIP-CNFM : Bilans du réseau et du projet FINMINA 2016-2017, *Conseil d'orientation du GIP, Paris 15 Janvier 2018*

1.6. Organisations de manifestations, journées, séminaires,

- [1] JNRDM'2012, Marseille, 2012, 110 doctorants
- [2] JPCNFM 2012, Saint-Malo, Novembre 2012, 80 participants
- [3] JNRDM'2013, Grenoble, 10-12 juin 2013, 110 doctorants
- [4] ULSI vs TFT, 3rd International ECI Conférence, Villard-de-Lans (France), 5-10 July, 2013, 80 participants
- [5] JNRDM'2014, Lille, 26-28 Mai, 2014, 127 doctorants
- [6] JPCNFM 2014, Saint-Malo, Novembre 2012, 80 participants
- [7] JNRDM'2015, Bordeaux, 5-7 Mai 2015, 99 doctorants
- [8] Journée thématique : Nouvelles technologies dans les systèmes portables, Rennes 19 Octobre 2015, 85 participants
- [9] JNRDM'2016, Toulouse, Mai 2016, 110 doctorants
- [10] JPCNFM 2016, Montpellier, Novembre 2016, 90 participants
- [11] JNRDM'2017, Strasbourg, 6-8 Novembre 2017, 110 participants

1.7. Synthèse de la production sur la période 2012-2018

